

Universitatea “Politehnica” din Bucuresti  
Facultatea de Electronică, Telecomunicații și Tehnologia Informației

# **Simularea software a codurilor LDPC și analiza performanțelor**

## **Proiect de diplomă**

Prezentat ca cerință parțială pentru obținerea titlului de Inginer în  
domeniul Electronică și Telecomunicații

*programul de studii de licență Electronică Aplicată și Tehnologia Informației*

Conducători științifici

Absolvent

*Conf. Dr. Ing. Ștefan STĂNCESCU*  
*As. Univ. Drd. Cătălin SANDU*

*Iulian Cosmin FLORESCU*

2014

## CUPRINS

|             |                                                              |           |
|-------------|--------------------------------------------------------------|-----------|
| <b>I.</b>   | <b>Introducere.....</b>                                      | <b>9</b>  |
| 1.1         | Coduri corectoare de erori.....                              | 9         |
| 1.1.1       | Coduri bloc, coduri bloc liniare.....                        | 10        |
| <b>II.</b>  | <b>Coduri LDPC.....</b>                                      | <b>13</b> |
| 2.1         | Corectarea erorilor folosind verificarea parității .....     | 13        |
| 2.2         | Coduri Low Density Parity Check .....                        | 14        |
| 2.3         | Codarea LDPC .....                                           | 15        |
| 2.3.1       | Reprezentarea Tanner a codurilor LDPC .....                  | 17        |
| 2.3.3       | Transformarea matricii H .....                               | 18        |
| 2.4         | Prezentarea unui model de sistem de comunicație.....         | 19        |
| 2.4.1       | Modele de canal .....                                        | 20        |
| 2.4.1.1     | Canalul AWGN.....                                            | 20        |
| 2.4.2       | Limite de performanță.....                                   | 20        |
| 2.4.1.2     | Structura fizică a unui hard disc.....                       | 22        |
| 2.4.1.3     | Codarea informației în canalele magnetice.....               | 23        |
| 2.5         | Decodarea codurilor LDPC.....                                | 25        |
| 2.5.1       | Decodarea iterativă.....                                     | 25        |
| 2.5.2       | Algoritmi de decodare LDPC.....                              | 26        |
| 2.5.3       | Hard-Decision - bit – flipping .....                         | 26        |
| 2.5.4       | Soft Decision – sumă - produs .....                          | 27        |
| <b>III.</b> | <b>Aplicație de simulare coduri LDPC, CAMAG v7.2 .....</b>   | <b>35</b> |
| 3.1         | Prezentare simulator CAMAG 6 .....                           | 35        |
| 3.2         | Îmbunătățiri aduse în versiunea CAMAG v7.2 .....             | 37        |
| <b>IV.</b>  | <b>Rezultate experimentale și analiza rezultatelor .....</b> | <b>41</b> |
| <b>V.</b>   | <b>Concluzii .....</b>                                       | <b>47</b> |

## Bibliografie

## Anexa Cod Sursă

## Capitolul I. Introducere

Teoria codurilor este prezentă în viața noastră mai mult decât am crede, pornind de la simpla utilizare zilnică a telefonului mobil, până la securitatea și integritatea datelor de interes national. Cateva exemple de utilizare a teoriei codurilor:

- Protecția informației prin transmiterea ei repetată și decizie majoritară
- Protecția informației digitale prin bitul de verificare al parității.
- Protecția înregistrării informației pe suport magnetic prin coduri ciclice corectoare de erori simple sau multiple
- Protecția vorbirii digitale comprimate în comunicațiile mobile (GSM ) prin coduri ciclice detectoare de erori combinate cu coduri convoluționale corectoare de erori: în sistemul GSM codarea vorbirii se realizează utilizând o variantă îmbunătățită de sistem de compresie bazat pe metoda predicției liniare în care fiecare cadru de vorbire având durata de 20ms este reprezentat prin 260 biți. După cum se vede în figură, biții sunt împărțiți în trei clase: 50 biți foarte importanți pentru calitatea vorbirii, 132 biți importanți și 78 biți nu foarte importanți.
- Protecția informației în comunicații satelitare și misiuni spațiale utilizând variante de coduri ciclice nebinare, corectoare de erori multiple și/sau de erori în pachete ca de exemplu coduri Fire, coduri Bose-Chaudhuri-Hocquenghem (BCH), coduri Reed-Solomon. [3]

Claude Shannon publică în 1948 un document care avea practic să creeze domeniul teoriei informației și care avea să stabilească direcțiile de cercetare în acest domeniu pentru următoarea jumătate de secol [referința Shannon]. După ce mult timp viteza de transmisie pe liniile telefonice a fost blocată la 9.6 kilobiți pe secundă lucrarea lui C.E. Shannon avea să răspundă unor întrebări fundamentale pentru teoria transmisiunii: Există coduri care pot mari viteza de transmisie a datelor? Dacă da, cât de mult? Și care sunt aceste coduri?

Shannon spune în lucrarea sa că orice canal de transmisii de date - o linie telefonică, o bandă radio, un cablu de fibră optică, ar putea fi caracterizat prin doi factori: lățimea de bandă și zgomotul. Lățimea de bandă este gama de frecvențe electronice, optice sau electromagnetice, care pot fi folosite pentru a transmite un semnal; zgomotul este orice poate perturba semnalul. Luând în considerare un canal cu anumite caracteristici ale lățimii de bandă și ale zgomotului, Shannon a arătat cum să se calculeze rata maximă la care datele pot fi trimise prin canale cu o eroare zero. El a numit acea rată capacitatea canalului, dar astăzi este adesea numită **limita Shannon**. [4]

Shannon demonstrează că pentru orice canal de comunicare, trebuie să existe un cod de corecție a erorilor care permite transmisiilor să se apropie de limita Shannon, dar nu explică cum se poate construi un astfel de cod.

### 1.1 Coduri corectoare de erori

Un cod corector de erori este un algoritm folosit pentru a exprima o secvență de numere într-o așa manieră încât orice eroare introdusă de zgomotul de pe canal să poată fi detectată și corectată. [5].

Principiul pe care se bazează codurile corectoare de erori este în general același: informației îi este adăugată redundanță, pentru că mai apoi eventualele erori care apar în procesul de transmisie sau stocare să poată fi detectate și corectate. Secvența de biți trimisă pe canal se numește cuvânt de cod, adică simbolurilor de informație li se adăugă simbolurile redundante. Acest tip de codare se numește *codare sistematică* (figura 1.1), adică simbolurile de informație vor apărea întotdeauna în primele  $k$  poziții ale cuvântului de cod. Cele  $(n-k)$  simboluri rămase din cuvântul de cod asigură redundanța, care poate fi folosită pentru detectare/corectare erorilor.

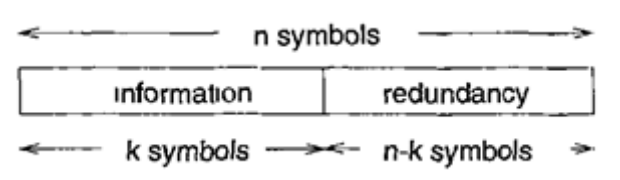


Figura 1.1 Codare bloc sistematică pentru corecția erorilor

### 1.1.2 Codurile bloc

Codurile corectoare de erori se împart în două mari categorii din punctul de vedere al cuvintelor de cod: coduri bloc și codurile convoluționale. Codurile bloc procesează informația bloc cu bloc, tratând fiecare bloc de biți de informație diferit de celelalte, în timp ce codurile convoluționale fac codarea în mod continuu și există memorie pentru codor. Codarea bloc este o operație fără memorie, adică cuvintele de cod sunt independente unul de celălalt.

În cazul codurilor bloc, toate cuvintele au aceeași lungime, de exemplu,  $n$  simblouri 0 și/sau 1 pentru codurile binare. Pentru un cod bloc de lungime  $n$  cu alfabetul  $\{0, 1\}$ , se pot întocmi  $2^n$  cuvinte de cod, fiecare de lungime  $n$ .

Pentru înțelegerea codurilor bloc vom defini următoarele:

**Sursă informației** Împărțim o secvență cu sursă primară într-un sir de vectori de lungime  $k$  înainte de codificare. Un astfel de vector se notează cu  $u$ .

**Cod sistematic** Un cod în care informația vector apare ca o parte a cuvântului de cod sistematic. Segmentul de informație din cuvântul de cod este numit  $x_u = u$  și lungimea  $n-k$  biți de paritate adăugați  $x_p$ .

**Proprietatea de liniaritate** Codul  $C$  este un cod liniar binar dacă și numai dacă  $C$  formează un subspațiu vectorial peste  $\mathbb{F}_2$ . Deci, suma oricăror două cuvinte de cod trebuie să fie în sine un cuvânt de cod.

**Dimensiunea codului** este dimensiunea spațiului vectorial care îi corespunde. Un cod binar  $(n, k)$  are dimensiunea  $k$ , și astfel are un total de  $2^k$  cuvinte de cod, fiecare de lungime  $n$ .

**Cuvânt de cod diferit de zero** O consecință directă a proprietății de liniaritate este aceea că numele de cod total=zero,  $x=0$ , este un membru al oricărui cod liniar.

**Coeficientul codului** Coeficientul codului este  $r=k/n$ . Coeficientul codului indică proporția de informație transferată pe canal utilizat.

**Matricea Generatoare** Proprietatea de liniaritate implică existența unei baze pentru cod. Să construim o matrice generatoare pentru cod, denumită  $G$ , folosind baza independentă de cuvântul de cod  $k$  pe post de sir de vectori  $G$ . Matricea generatoare are dimensiunea  $k \times n$  și poate fi folosită pentru a codifica vectorul de informație. Să considerăm forma sistematică  $G_{sys} = [P \mid I_k]$  în așa fel încât biții de paritate ai cuvântului de cod să preceadă biții de informație. Aici  $[P \mid I_k]$  denotă legatura matricei unitare  $k \times k$  cu  $P$ . Asadar, codificarea este realizată respectând  $x = [x_p \mid x_u] = uG$ . Matricea generatoare descrie structura codului, totuși nu este definită numai pentru cod.

**Matricea Controlului –Parității** Un alt mod de a descrie structura codului, este furnizat de matricea de control al parității, denumită  $H$ . În general,  $H$  are dimensiunea  $m \times n$ , unde  $m=n-k$ . Toate cuvintele de cod trebuie să respecte condiția  $Hx = 0$ . Matricea de control al parității nu este definită numai pentru cod și este legată de  $G$  prin  $HG^T = 0$ . Forma sistematică a lui  $H$  poate fi obținută din  $G$ , și viceversa, folosind  $H_{sys} = [I_m \mid P^T]$ . Matricea  $H$ , denumită matrice de control are

numărul de linii egal cu numărul simbolurilor de control și numărul de coloane egal cu lungimea cuvintelor de cod.

**Distribuția greutății** Definim vectorul de greutate  $x$ ,  $W(x)$ , ca numărul elementelor diferite de zero pe care le conține. Distribuția greutății unui cod este o listă cu numărul de cuvinte la fiecare greutate, pentru toate greutățile cuvântului cod.

**Distanța Hamming** dintre două cuvinte cod este numărul pozițiilor în care ele diferă.

**Distanța minimă** se notează cu  $d_{min}$  și este cea mai mică distanța Hamming dintre două cuvinte de cod din mulțimea tuturor cuvintelor. Având în vedere că un cuvânt de cod nul (cu toți biții zero) este un membru al fiecărui cod liniar, distanța minimă a unui cod liniar este egală cu greutatea cuvântului de cod care are cea mai mică greutate. În general, un cod cu greutatea minimă  $d_{min}$  poate corecta  $\lfloor (d_{min} - 1) / 2 \rfloor$  greseli. [17-lic].

Cuvintele de cod se vor scriu sub forma matriceală:

$$[u] = [a_1 \ a_2 \ \dots \ a_n], \ a_i \in \{ 1, 0 \}$$

Fiind cunoscute cele  $k$  simboluri de informație, la emisie, codorul determină cele  $m$  simboluri de control. Pentru simplificarea implementării codorului, simbolurile de control se determină prin combinații liniare ale simbolurilor informaționale, formându-se astfel *codurile bloc liniare*. [6]



## II. Codurile LDPC

Codurile LDPC (Low-Density Parity Check) sunt coduri corectoare de erori propuse inițial de către R. G. Gallager în lucrarea sa de doctorat (1962 MIT). La acea vreme, potențialul lor imens a rămas nedescoperit datorită cerințelor computaționale ale vremii. Ele au rămas în mare parte neglijate timp de 35 de ani. În acest timp în domeniul codurilor corectoare de erori a fost dominat de către codurile convoluționale. [1]

La începutul anilor 1980, Tanner a furnizat o reprezentare grafică a LDPC și a altor scheme de codificare, care sunt cunoscute acum sub denumirea de diagrama Tanner. El a propus ca problema decodificării să fie rezolvată prin descompunerea codurilor în coduri mai simple din structura lor și a introdus noțiunea care este cunoscută în prezent sub denumirea de algoritm de decodificare a sumelor minime.[7]

O dată cu descoperirea codurilor turbo de către Berrou, Galvieux și Thitimajshima în 1993 s-a constatat că se poate tinde către limita lui Shannon folosind decodoare de o complexitate realizabilă implicând foarte puțină algebră, folosesc algoritmi iterativi, distribuiți, se concentraza pe performanța medie ( nu performanța cea mai rea).

### 2.1 Corectarea erorilor folosind verificarea parității

Considerăm un mesaj binar, astfel mesajele transmise constau în siruri de caractere de 0 și 1. Ideea esențială a codurilor corectoare de erori este de a introduce redundanță în mod deliberat sub formă de biți de control suplimentari pentru a produce un cuvânt de cod. Acești biți de control sunt adăugați în așa fel încât cuvintele de cod să fie suficient de diferite unele de altele, astfel încât mesajul transmis să se deducă corect la receptor, chiar și atunci când unii biți din cuvântul de cod au fost schimbați în timpul transmisiunii pe canal.

Cel mai simplă posibilă schemă de codare este cu un singur bit de paritate. Aceasta presupune adăugarea unui singur bit în plus mesajului binar, a cărui valoare depinde de ceilalți biți din mesaj. Într-un cod de paritate, bitul suplimentar adăugat la fiecare mesaj asigură un număr par de „1” în fiecare cuvânt de cod.

Exemplul 2.1:

Considerăm următorul mesaj pe 7 biți  $u=[1010011]$ , adăugăm bitul de paritate ca al 8-lea bit. Mesajul nostru are deja un număr par de „1”, deci valoarea pentru bitul de paritate va fi 0 și rezultă cuvântul de cod  $c=[10100110]$

La modul general

$$c = [c_1 \ c_2 \ c_3 \ c_4 \ c_5 \ c_6 \ c_7 \ c_8],$$

unde  $c_i$  este fie 0 sau 1 și fiecare cuvânt de cod trebuie să satisfacă constrangerea:

$$c_1 \oplus c_2 \oplus c_3 \oplus c_4 \oplus c_5 \oplus c_6 \oplus c_7 \oplus c_8 = 0. \quad (1.1)$$

Ecuația (1.1) se numește ecuație de verificare a parității unde simbolul  $\oplus$  reprezintă suma modulo 2.

Cuvântul de cod din exemplul de mai sus este trimis pe un canal cu zgomot și se recepționează  $y = [10010010]$ . Pentru a verifica dacă  $y$  este un cuvânt de cod valid îl testăm cu (1.1)

$$y_1 \oplus y_2 \oplus y_3 \oplus y_4 \oplus y_5 \oplus y_6 \oplus y_7 \oplus y_8 = 1 \oplus 0 \oplus 0 \oplus 1 \oplus 0 \oplus 0 \oplus 1 \oplus 0 = 1.$$

Se observa că suma este 1, deci nu este satisfăcută ecuația de paritate prin urmare  $y$  nu este un cuvânt de cod valid. Am detectat că avem cel puțin o eroare în timpul transmisiei.[8]

Detecția inversiunii unui singur bit dintr-un cuvânt de cod se face cu ușurință folosind un singur bit de paritate, totuși acest cod nu este suficient de puternic pentru a indica care bit/biți au fost inversați. Mai mult, dacă un număr par de biți sunt inversați, atunci se satisface ecuația (1.1), iar perechile de erori ce pot surveni nu pot fi detectate de acest cod simplu. Pentru a detecta mai mult de o eroare avem nevoie de mai multă redundanță și un cod mai sofisticat cu mai multe ecuații de paritate.

Exemplul 2.2:

Considerăm un cuvânt de cod de forma:  $c = [c_1 \ c_2 \ c_3 \ c_4 \ c_5 \ c_6]$ , care satisface toate trei ecuații de paritate descrise mai jos:

$$\begin{aligned} c_1 \oplus c_2 \oplus c_4 &= 0 \\ c_2 \oplus c_3 \oplus c_5 &= 0 \\ c_1 \oplus c_2 \oplus c_3 \oplus c_6 &= 0 \end{aligned} \quad (1.2)$$

Ecuațiile de paritate se pot scrie și sub forma matriceală:

$$\underbrace{\begin{bmatrix} 1 & 1 & 0 & 1 & 0 & 0 \\ 0 & 1 & 1 & 0 & 1 & 0 \\ 1 & 1 & 1 & 0 & 0 & 1 \end{bmatrix}}_H \begin{bmatrix} c_1 \\ c_2 \\ c_3 \\ c_4 \\ c_5 \\ c_6 \end{bmatrix} = \begin{bmatrix} 0 \\ 0 \\ 0 \end{bmatrix}. \quad (1.3)$$

Matricea  $H$  se numește matrice de verificare a parității. Fiecare rand din  $H$  corespunde cu o ecuație de verificare a parității, iar fiecare coloană din  $H$  corespunde cu un bit din cuvântul de cod. În forma matriceală, un șir recepționat  $y = [c_1 \ c_2 \ c_3 \ c_4 \ c_5 \ c_6]$  este un cuvânt de cod valid dacă satisface ecuația:

$$Hy^T = 0. \quad (1.4)$$

## 2.2 Coduri Low Density Parity Check

După cum sugerează și numele, codurile LDPC sunt coduri bloc ale căror matrici de verificare a parității conțin un număr foarte mic de „1”. Aceasta matrice „rară” asigură atât complexitatea la decodare cât și distanța minimă vor crește liniar.

Spre deosebire de celelalte coduri bloc, codurile LDPC sunt construite astfel încât inițial se construiește matrice  $H$  apoi se construiește matricea generatoare.

Cea mai mare diferență dintre codurile LDPC și codurile bloc clasice o reprezintă modalitatea de decodare. Codurile bloc clasice sunt în general decodate cu algoritmi de tipul ML (maximum-likelihood - probabilitate maximă), deci sunt de obicei scurte și proiectate pentru o complexitate algebrică scăzută. Codurile LDPC sunt decodate iterativ folosind reprezentarea grafică a matricii de paritate și sunt proiectate având ca punct de plecare proprietățile matricii de paritate. Numărul de elemente de „1” de pe coloană se numește greutatea coloanei și se notează în general cu  $w_c$ , respectiv, numărul de „1” de pe rand se numește greutatea randului și se notează cu  $w_r$ .

Gallager definește o structură regulată pentru codurile LDPC după cum urmează: **un cod regulat LDPC cu  $(n, j, i)$  este un cod bloc de lungime  $n$  care are o matrice de paritate cu greutatea pe rand și pe coloană de exact  $j$  pe coloană și exact  $i$  pe coloană.** [1]



Prin contrast, codurile neregulate LDPC permit variabilelor să participe în numere diferite de controale și fac posibilă aplicarea restricțiilor controlului la numere diferite de variabile. Un cod neregulat LDPC poate fi descris de distribuțiile greutății vectorului de linie și de coloană ale matricii sale de control.

### 2.3 Codarea LDPC

Codarea informației în cazul codurilor LDPC depinde în mare măsură de construirea matricii de verificare a parității că fiind una cu puține valori de „1” într-o matrice de zerouri astfel să fie respectate anumite condiții.

Versiunea prezentată inițial de Gallager în lucrarea sa a fost o versiune de coduri LDPC regulate cu o matrice de control definită după o structura cu benzi. Rândurile matricii lui Gallager sunt împărțite în  $w_c$  seturi cu  $M / w_c$  rânduri în fiecare set ( $M$  = numărul de rânduri). Primul set de rânduri conțin un număr de „1” consecutivi egal cu  $w_r$  ordonați de la stanga la dreapta pe fiecare coloană. Fiecare din restul de seturi de rânduri rămase sunt alese în mod aleatoriu prin permutarea coloanelor primului set. Fiecare coloană are în mod consecutiv o singură valoare de „1” în fiecare din cele  $w_c$  seturi.

Exemplul 2.3:

O matrice de control al parității după modelul lui Gallager de lungime 12:

$$H = \begin{bmatrix} 1 & 1 & 1 & 1 & 0 & 0 & 0 & 0 & 0 & 0 & 0 & 0 \\ 0 & 0 & 0 & 0 & 1 & 1 & 1 & 1 & 0 & 0 & 0 & 0 \\ 0 & 0 & 0 & 0 & 0 & 0 & 0 & 0 & 1 & 1 & 1 & 1 \\ \hline 1 & 0 & 1 & 0 & 0 & 1 & 0 & 0 & 0 & 1 & 0 & 0 \\ 0 & 1 & 0 & 0 & 0 & 0 & 1 & 1 & 0 & 0 & 0 & 1 \\ 0 & 0 & 0 & 1 & 1 & 0 & 0 & 0 & 1 & 0 & 1 & 0 \\ \hline 1 & 0 & 0 & 1 & 0 & 0 & 1 & 0 & 0 & 1 & 0 & 0 \\ 0 & 1 & 0 & 0 & 0 & 1 & 0 & 1 & 0 & 0 & 1 & 0 \\ 0 & 0 & 1 & 0 & 1 & 0 & 0 & 0 & 1 & 0 & 0 & 1 \end{bmatrix}.$$

În general codurile LDPC sunt construite în mod aleatoriu, deci se urmărește în această construcție respectarea unui set de reguli.

Pentru o codarea LDPC se folosește o matrice de forma  $H = [A, I_{n-k}]$ , unde  $A$  este o matrice binara de dimensiuni  $(n - k) \times k$ , iar  $I_{n-k}$  este matricea unitate.

Prin urmare matricea generatoare va fi de forma  $G = [I_k, A^T]$ .

Pentru a distinge mai bine între biții de informație și biții de paritate din cuvântul de cod, rescriem ecuațiile de paritate din exemplul 2.2 astfel:

$$\begin{aligned} c_4 &= c_1 \oplus c_2 \\ c_5 &= c_2 \oplus c_3 \\ c_6 &= c_1 \oplus c_2 \oplus c_3 \end{aligned} \tag{1.10}$$

Biți  $c_1, c_2$  și  $c_3$  conțin biții de informație iar biții  $c_4, c_5$  și  $c_6$  conțin biții de paritate. Scrise în această formă, ecuațiile de paritate ne arată cum se codează un mesaj.

Exemplu 2.4

Folosind ecuațiile (1.5) mesajul 110 produce biții de paritate:

$$c_4 = 1 \oplus 1 = 0,$$

$$c_5 = 1 \oplus 0 = 1,$$

$$c_6 = 1 \oplus 1 \oplus 0 = 0,$$

rezultă cuvântul de cod pentru mesajul 110  $c = [1 \ 1 \ 0 \ 0 \ 1 \ 0]$ .

Ecuatiile de mai sus pot fi scrise și sub formă matriceală după cum urmează:

$$[c_1 \ c_2 \ c_3 \ c_4 \ c_5 \ c_6] = [c_1 \ c_2 \ c_3] \underbrace{\begin{bmatrix} 1 & 0 & 0 & 1 & 0 & 1 \\ 0 & 1 & 0 & 1 & 1 & 1 \\ 0 & 0 & 1 & 0 & 1 & 1 \end{bmatrix}}_G, \quad (1.6)$$

unde  $G$  este numita matricea generatoare a codului. Biții de informație sunt etichetați cu  $\mathbf{u} = [u_1, u_2, \dots, u_k]$ , unde vectorul  $\mathbf{u}$  conține cei  $k$  biți de informație. Cuvântul de cod  $\mathbf{c}$  corespunde mesajului binar  $u = [u_1 u_2 u_3]$  se formează folosind ecuația matriceală

$$\mathbf{c} = \mathbf{uG}. \quad (1.7)$$

Un cod care are  $k$  biți de informație conține  $2^k$  cuvinte de cod. Înlocuind cele  $2^3 = 8$  mesaje distincte  $c_1 c_2 c_3 = 000, 001, \dots, 111$  în ecuația (1.7) obținem urmatorul set de cuvinte de cod:

$$\begin{array}{cccc} [0 \ 0 \ 0 \ 0 \ 0 \ 0] & [0 \ 0 \ 1 \ 0 \ 1 \ 1] & [0 \ 1 \ 0 \ 1 \ 1 \ 1] & [0 \ 1 \ 1 \ 1 \ 0 \ 0] \\ [1 \ 0 \ 0 \ 1 \ 0 \ 1] & [1 \ 0 \ 1 \ 1 \ 1 \ 0] & [1 \ 1 \ 0 \ 0 \ 1 \ 0] & [1 \ 1 \ 1 \ 0 \ 0 \ 1] \end{array} \quad (1.8)$$

Codul se numește sistematic pentru că primii  $k$  biți ai cuvântului de cod reprezintă biții de informație. În codurile sistematice, matricea generatoare conține matricea unitate de dimensiuni  $k \times k$ ,  $I_k$ . [18]

### 2.3.1 Detectia și corectarea erorilor

Presupunem că mesajul codat mai sus a fost trimis pe un canal cu zgomot și unul sau mai mulți biți din cuvântul de cod au fost schimbați. Urmărim în continuare să detectăm biții eronați și dacă e posibil să îi corectăm. Știm că fiecare cuvânt de cod trebuie să satisfacă ecuațiile de paritate (1.4), astfel încât erorile vor fi detectate dacă ecuațiile nu sunt satisfăcute.

Exemplul 2.5

Cuvântul de cod  $c = [1 \ 0 \ 1 \ 1 \ 1 \ 0]$  din exemplul anterior se trimite pe un canal afectat de zgomot, iar la recepție avem sirul  $y = [1 \ 0 \ 1 \ 0 \ 1 \ 1]$ . Calculăm sindromul după formula (1.4).

$$H\mathbf{y}^T = \begin{bmatrix} 1 & 1 & 0 & 1 & 0 & 0 \\ 0 & 1 & 1 & 0 & 1 & 0 \\ 1 & 1 & 1 & 0 & 0 & 1 \end{bmatrix} \begin{bmatrix} 1 \\ 0 \\ 1 \\ 0 \\ 1 \\ 0 \end{bmatrix} = \begin{bmatrix} 1 \\ 0 \\ 0 \end{bmatrix}. \quad (1.9)$$

Observăm că rezultatul este diferit de 0, deci concluzionăm că nu avem un cuvânt de cod valid adică ecuațiile de verificare a parității nu sunt satisfăcute. În acest caz, valoarea sindromului ne indică faptul prima ecuație de paritate nu este satisfăcută de  $y$ . Prima ecuație de paritate implică biții 1, 2 și 4 concluzionăm că unul dintre acești trei biți au fost inversați.

În exemplul de mai sus observăm că sirul recepționat  $y = [1 \ 0 \ 1 \ 0 \ 1 \ 0]$  nu este un cuvânt de cod din exemplul 2.4. Prin compararea lui  $y$  cu fiecare cuvânt de cod (1.8), un decodor de tipul Probabilitatii Maxime (ML) ar alege  $\mathbf{c} = [1 \ 0 \ 1 \ 1 \ 1 \ 0]$  că fiind cel mai apropiat cuvânt de cod și de altfel singurul cuvânt de cod care are distanța Hamming 1 față de  $y$  [19][20].

### 2.3.1 Reprezentarea Tanner a codurilor LDPC

Codurile LDPC sunt deseori reprezentate prin grafului Tanner [7]. Acest graf constă în două seturi de noduri:  $n$  noduri pentru biții cuvântului de cod (numite și nodurile biților sau bit-node), și  $m$  noduri pentru ecuațiile de verificare a parității (numite și noduri de paritate sau check-node). O muchie a grafului uneste un bit-node cu un check-node dacă acel bit este inclus în ecuația de paritate corespunzătoare rezultă deci că numărul de muchii din grafului Tanner este egal cu numărul de „1” din matricea  $H$ .

Exemplu 2.6:

Fie matricea de mai jos:

$$H = \begin{bmatrix} 1 & 0 & 1 & 0 & 1 & 0 & 1 & 0 \\ 1 & 0 & 0 & 1 & 0 & 1 & 0 & 1 \\ 0 & 1 & 1 & 0 & 0 & 1 & 1 & 0 \\ 0 & 1 & 0 & 1 & 1 & 0 & 0 & 1 \end{bmatrix}$$

Graful Tanner pentru matricea de mai sus:

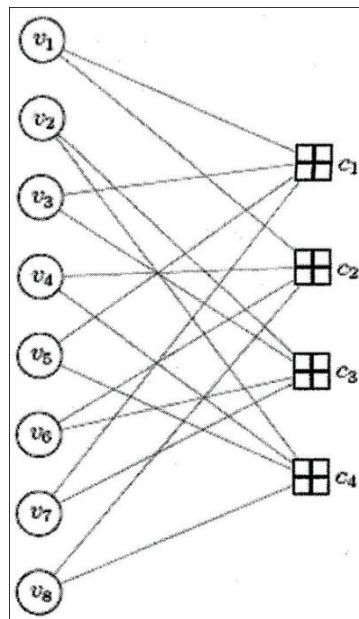


Figura 2.1 Graful Tanner pentru matricea de paritate

Se pot deduce ecuațiile de verificare a parității după cum urmează:

$$v_1 + v_3 + v_5 + v_7 = c_1$$

$$v_1 + v_4 + v_6 + v_8 = c_2$$

$$v_2 + v_3 + v_6 + v_7 = c_3$$

$$v_2 + v_5 + v_8 = c_4$$

### 2.3.3 Transformarea matricii $H$

După structurile de matrici propuse de Gallager, Makay s.a, Sipser și Spielman au propus o clasă de coduri de expansiune decodabilă și codificate în timp liniar. Codurile corectoare de erori sunt construite combinând recursiv coduri mai slabe de reducere a erorii. Au dovedit că în cazul în care codurile de reducere a erorii sunt codificabile/decodificabile în timp liniar, această proprietate va fi păstrată până la obținerea codului final corector de erori [10]. Luby s.a. au construit coduri bazate pe aceste structuri care au o performanță foarte bună [11].

Echard și Chang au prezentat o variantă de construire a codurilor LDPC structurate cvasi-regulat, numită codurile de rotație [12,13]. Matricea de control al parității pentru aceste coduri este construită din componente ale matricelor de permutare și rotațiile lor.

O altă variantă de a asigura codificarea liniară de timp folosește structurile ciclice și cvasi-ciclice. Un cod ciclic are proprietatea că orice deplasare ciclică a unui cuvânt de cod este în sine un cuvânt de cod. Un cod cvasi-ciclic are proprietatea că, pentru mărimea fixă de deplasare, o deplasare ciclică a oricărui cuvânt de cod de acea mărime este în sine un cuvânt de cod. Putem construi matricea de control al parității pentru un cod LDPC cvasi-ciclic prin unirea pe orizontală a matricelor rare circulare, fiecare având dimensiunea  $m \times m$ .

**Definiția 2.6 (Matricea Circulară)** O matrice circulară este o matrice pătrată în care fiecare sir este o deplasare ciclică a sirului anterior.

Un exemplu de matrice de control al parității pentru un cod cvasi-ciclic având  $n=18$  și  $k=12$ , și deci  $r=2/3$ , este dat în figura 2.8. Această matrice poate fi rearanjată cu ușurință în forma cvasi-ciclică prezentată prin permutarea coloanelor sale în ordinea 1,  $m + 1$ ,  $2m + 1$ , 2,  $m + 2$ ,  $2m + 2$ , ...,  $m$ ,  $2m$ ,  $3m$ . Se observă că permutarea liniilor și coloanelor  $H$  nu schimbă structura codului ci doar redenumeste controalele sau respectiv variabilele.

$$H = \left[ \begin{array}{ccc|ccc|ccc|ccc|ccc} 1 & 1 & 0 & 1 & 0 & 0 & 1 & 0 & 1 & 0 & 1 & 0 & 0 & 0 & 1 & 0 & 1 & 1 \\ 0 & 1 & 1 & 0 & 1 & 0 & 0 & 1 & 0 & 1 & 0 & 1 & 1 & 1 & 0 & 0 & 1 & 0 & 1 \\ 0 & 0 & 1 & 1 & 0 & 1 & 1 & 0 & 1 & 0 & 1 & 0 & 1 & 1 & 1 & 0 & 0 & 1 & 0 \\ 1 & 0 & 0 & 1 & 1 & 0 & 0 & 1 & 0 & 1 & 0 & 1 & 0 & 0 & 1 & 1 & 0 & 0 & 1 \\ 0 & 1 & 0 & 0 & 1 & 1 & 1 & 0 & 1 & 0 & 1 & 0 & 1 & 0 & 1 & 1 & 1 & 0 & 0 \\ 1 & 0 & 1 & 0 & 0 & 1 & 0 & 1 & 0 & 1 & 0 & 1 & 0 & 0 & 1 & 0 & 1 & 1 & 0 \end{array} \right]$$

$H_p \quad \quad \quad H_{u1} \quad \quad \quad H_{u2}$

**Figura 2.2:** O matrice cvasi-ciclică de control al parității

Împărțim  $H$  în trei componente circulare  $m \times m$ . Aici există un total de componente ale matricei  $n_0=3$ , iar  $k_0=2$  din acestea corespunde biților de informare ai cuvântului de cod. Mai exact,  $H_p$  corespunde biților de paritate, în timp ce  $H_{u1}$  și  $H_{u2}$  corespunde biților de informare. Dacă  $H_p$  nu este singular atunci putem începe prin a multiplica  $H$  cu  $H_p^{-1}$  pentru a obține forma sistematică  $H_{sys} = [I_m | H_{u(sys)}] = [I_m | H_p^{-1}H_{u1} | H_p^{-1}H_{u2}]$ . Apoi permutăm coloanele aparținând  $H_{u(sys)}$  în ordinea 1,  $m + 1$ , 2,  $m + 2$  ...,  $m$ ,  $2m$  pentru a redefini biții de informare corespunzător. Acest loc apare într-o formă sistematică cvasi-ciclică după cum e arătat în figura 2.9.

Se observă că fiecare sir aparținând  $H_{u(sys)}$  este o deplasare ciclică corectă, prin locurile  $k_0$ . Acest lucru permite codurilor cvasi-ciclice să fie codificate folosind aceeași metodă ca aceea folosită de codurile ciclice. Pentru a genera biții de paritate pentru codul de mai sus folosim

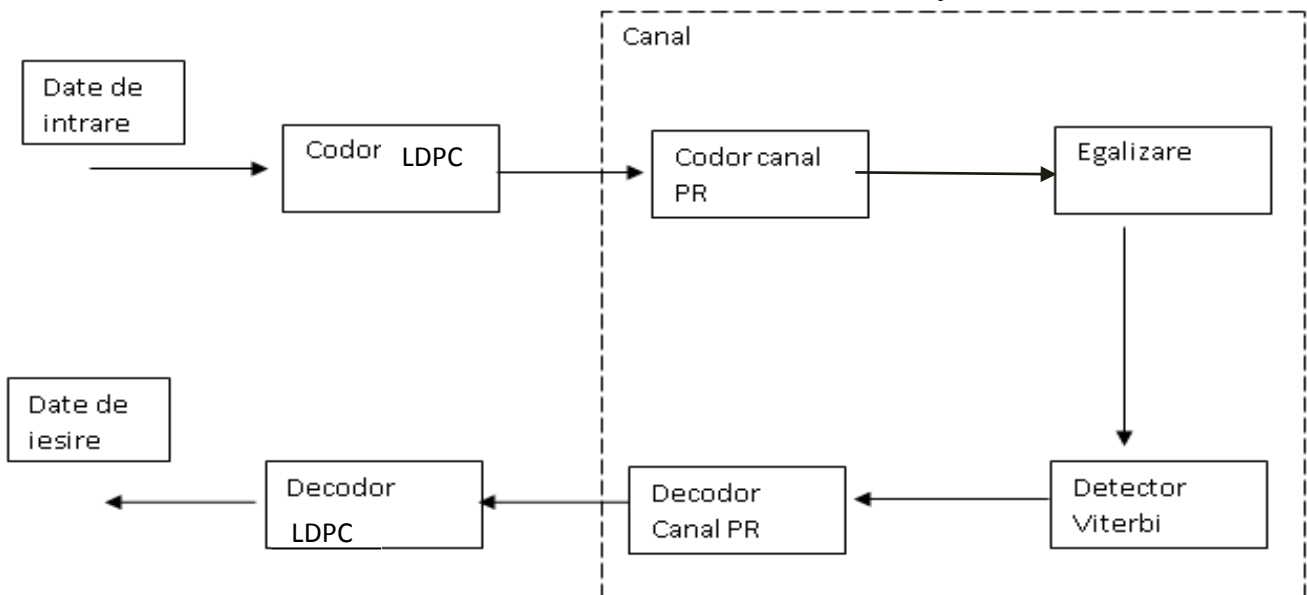
arhitectura registrului de deplasare regresivă a stadiului k din figura 2.10. În această diagrama vectorul sursă,  $u$ , este luat din stânga și plasat în dreapta,

$$H_{sys} = \begin{array}{c} \begin{array}{ccccc} & & \mathbf{I}_m & & \\ & & & & \mathbf{H}_{u(sys)} \end{array} \\ \left[ \begin{array}{cccccc|cccccccc} 1 & 0 & 0 & 0 & 0 & 0 & 1 & 0 & 0 & 1 & 1 & 1 & 0 & 1 & 1 & 1 & 0 & 1 \\ 0 & 1 & 0 & 0 & 0 & 0 & 0 & 1 & 1 & 0 & 0 & 1 & 1 & 1 & 0 & 1 & 1 & 1 \\ 0 & 0 & 1 & 0 & 0 & 0 & 1 & 1 & 0 & 1 & 1 & 0 & 0 & 1 & 1 & 1 & 0 & 1 \\ 0 & 0 & 0 & 1 & 0 & 0 & 0 & 1 & 1 & 1 & 0 & 1 & 1 & 0 & 0 & 1 & 1 & 1 \\ 0 & 0 & 0 & 0 & 1 & 0 & 1 & 1 & 0 & 1 & 1 & 1 & 0 & 1 & 1 & 0 & 0 & 1 \\ 0 & 0 & 0 & 0 & 0 & 1 & 0 & 1 & 1 & 1 & 0 & 1 & 1 & 1 & 0 & 1 & 1 & 0 \end{array} \right] \\ \begin{array}{cccccc} x_{p1} & \dots & x_{p6} & x_{u1} & \dots & x_{u12} \end{array} \end{array}$$

**Figura 2.3:** Forma sistematică cvasi-ciclica a  $H$

începând cu bit-ul  $u_1$ . Fiecare cutie reprezintă o celulă de memorie care păstrează valoarea încărcată de obicei până când este aplicată o deplasare, stadiu în care ia valoarea celulei precedente. Schimbătorul  $s$  este inițial conectat la o sursă de informație în serie, pentru a încărca vectorul sursă în registru. Această operație are loc în  $k$  deplasări. Primul bit de paritate este apoi calculat printr-o operație XOR pe biții de informație selectați, alesi de ramurile paralele ale codorului cu registru de deplasare. Pozițiile ramurilor sunt setate pe poziția (inversată) de termeni zero în primul sir de  $H_{u(sys)}$ . Schimbătorul este apoi închis în poziția inițiată și datele sunt deplasate ciclic de  $k_0$  ori. Apoi următorul bit de paritate este calculat. Acest proces este repetat până când toți biții de paritate  $m$  vor fi generați.

#### 2.4 Prezentarea unui model al sistemelor de comunicație



Un sistem de comunicație complet include numeroase părți componente care pot ridica probleme interesante și greu de rezolvat. Cele mai multe sisteme de comunicație moderne lucrează în domeniul digital, acesta oferind o mulțime de posibilități de procesare a semnalului. În general, pentru obținerea de performanțe optime, codorul sursei, codorul de canal și modulatorul ar trebui considerate că făcând parte din aceeași funcție a sistemului și nu că blocuri separate. Shannon a demonstrat că partea de codare a sursei și partea de codare de canal pot fi separate în unități individuale fără a se pierde la capitolul optimizare.

Aceeasi regulă însă nu se poate aplica și pentru despărțirea funcțiilor de codare de canal și modulare. De exemplu, modulația bazată pe codare trellis( TCM ), care este o tehnică ce combină

codarea de canal și modulația, poate obține performanțe mai ridicate decât metodele care separă codarea de canal și modulația.

### 2.4.1 Modele de canal

Pentru studierea și compararea codurilor de canal este folositor să considerăm modulatorul și demodulatorul ca fiind părți componente ale canalului. Rezultatul este un canal cu intrări și ieșiri în timp discret, caracterizat de intrările și ieșirile posibile și de probabilitățile de tranziție care fac legătura dintre intrări și ieșiri. De asemenea, ieșirea poate să nu depindă numai de intrarea curentă ci și de cele anterioare. În aceste cazuri vorbim despre canale cu memorie.

#### 2.4.1.1 Canalul AWGN

Acest proiect are ca scop înțelegerea și simularea codurilor LDPC. Începutul acestui proiect va fi folosit canalul cu zgomot aditiv Gaussian alb (additive white Gaussian noise - AWGN), acesta fiind un tip de canal cu o bună relevanță practică. Așa cum este sugerat și de numele canalului ieșirea  $Y$  este modelată prin adăugarea unei variabile aleatoare distribuite Gaussian ( $G$ ) la intrarea în canal  $X$ .

$$Y = X + G \quad (1.11)$$

$G$  este o variabilă aleatoare distribuită Gaussian de medie zero și varianță  $\sigma^2$ .

Pentru un anumit simbol  $X = x$  ieșirea din canal  $Y$  este o variabilă aleatoare distribuită Gaussian de medie  $x$  și varianță  $\sigma^2$ , dată de formula:

$$P_{Y|X}(y|x) = \frac{1}{\sqrt{2\pi\sigma^2}} e^{-\frac{(y-x)^2}{2\sigma^2}} \quad (1.12)$$

unde  $p(\cdot)$  reprezintă densitatea de probabilitate a unei funcții de o variabilă aleatoare.

### 2.4.2 Limite de performanță

Ca parte a teoriei matematice a comunicației, Shannon a definit conceptul de capacitate de canal. Capacitatea unui canal reprezintă o măsură a cantității de informație ce poate fi transportată între intrarea  $X$  și ieșirea  $Y$  a unui canal. Definiția capacității este legată de definiția matematică a informației; informația medie mutuală între variabilele aleatoare continue  $X$  și  $Y$ , în biți, definite astfel:

$$I(X, Y) = \int_{-\infty}^{\infty} \int_{-\infty}^{\infty} p_{X,Y}(x, y) \log_2 \frac{p_{X,Y}(x, y)}{p_X(x)p_Y(y)} dx dy \quad (2.3)$$

unde  $p_{X,Y}(x, y)$ ,  $p_X(x)$  și  $p_Y(y)$  sunt densitățile de probabilitate pt  $X$  și  $Y$ .

Capacitatea canalului  $C$  este definită ca maximul valorii  $I(X, Y)$  pentru distribuția de intrare  $p_X(x)$  măsurată în biți/canal

$$C = \max I(X; Y) \quad (2.4)$$

**Teorema codării(Shanon) 2.1** de canal asigură o relație între capacitatea canalului  $C$  și rata de transmisie a informației  $R$ :

Dacă avem o sursă cu un debit de informație  $R$  biți/s și un canal de capacitate  $C$  biți/s și dacă  $R < C$ , există un cod cu cuvinte de lungime  $n$  astfel încât probabilitatea unei erori de decodare  $P_E$  să fie:

$$P_E \leq 2^{-nE(R)} \quad (1.13)$$

unde  $n$  este lungimea cuvântului de cod și  $E(R)$  o funcție nenegativă numită exponentul erorii.

Deci, indiferent de nivelul perturbațiilor din canal se poate face transmisiunea cu o probabilitate a erorii oricât de mică.

Performanțele codorului LDPC sunt foarte bune tinzând spre limita teoremei lui Shannon. Se definește eficiența spectrală:  $ES = r_b / B$  bit/sec/hz, unde  $r_b$  este rata de transmisie și  $B$  banda.

Eficiența spectrală maximă

$$ES_{\max} = \log_2 MR \quad (1.14)$$

Raportul semnal-zgomot

$$\frac{S}{N} = \log_2 MR \frac{E_b}{N_0} \quad (1.15)$$

unde  $M$  este modulația,  $R$  rata codorului și  $\frac{E_b}{N_0}$  reprezintă raportul dintre energia de bit și densitatea spectrală de putere a zgomotului.

Teorema lui Shannon spune că se poate realiza o probabilitate de eroare de bit oricât de mică prin codare-decodare dacă  $r_b < C$ , unde  $C$  este capacitatea canalului

$$C = B \log_2 \left(1 + \frac{S}{N}\right) \quad (1.16)$$

$$\text{Dacă } r_b = C \quad (1.17)$$

Rezultă că eficiența spectrală maximă este:

$$ES_{\max} = \log_2 \left(1 + ES_{\max} \frac{E_b}{N_0}\right) \Rightarrow \frac{E_b}{N_0} = \frac{2^{ES_{\max}} - 1}{ES_{\max}} \quad (1.18)$$

reprezintă raportul minim dintre energia de bit și densitatea spectrală de putere a zgomotului necesar pentru transmisie.

Pentru canalul discret AWGN cu intrări și ieșiri continue capacitatea canalului este dată de relația :

$$C = \frac{1}{2} \log_2 \left(1 + \frac{\sigma_x^2}{\sigma^2}\right) \text{ biți/canal} \quad (1.19)$$

unde puterea la intrarea canalului este limitată de  $E[X^2] \leq \sigma_x^2$  și  $\sigma^2$  este varianța zgomotului.

În practică forma de undă folosită este limitată de bandă. Deci rata de transmisie nu poate fi crescută oricât prin accesarea oricât de des a canalului.

O cerință fundamentală pentru comunicație este dată de:

$$\frac{E_b}{N_0} > \frac{1}{\log_2 e} = \ln 2 \quad (1.20)$$

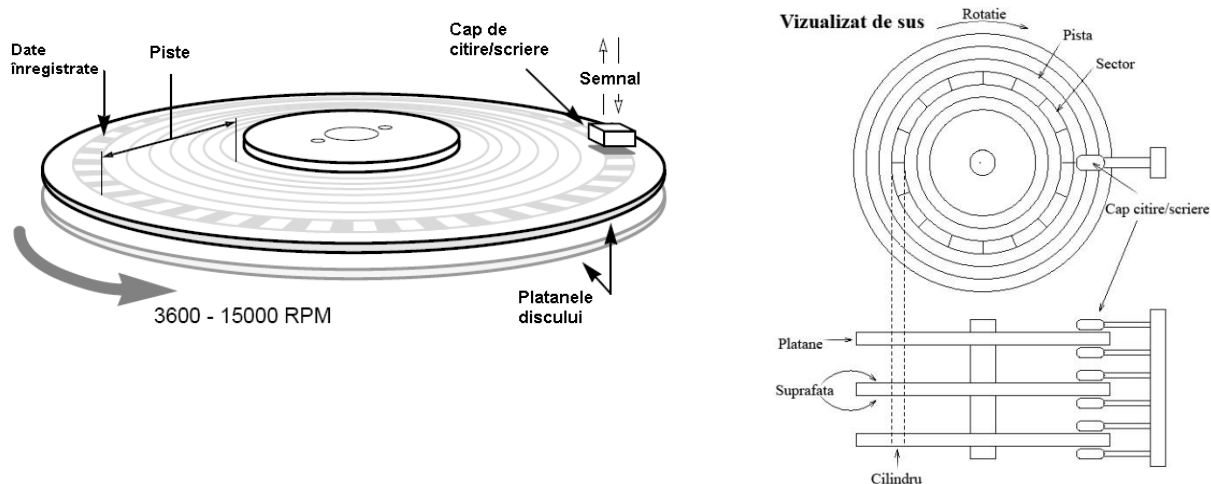
Deci nu este posibil să se conceapă un sistem cu o rată arbitrară scăzută de erori dacă  $E_b/N_0 < 0.7$  dB. Pe de altă parte, atât timp cât condiția este îndeplinită, teoretic se pot atinge probabilități de eroare scăzute folosind coduri suficient de mari.

Această restricție impune o limită inferioară în ceea ce privește raportul energie per bit pe densitatea spectrală a zgomotului ( $E_b/N_0$ ), limită ce trebuie respectată pentru a putea obține o comunicație fără erori. Oricum, presupunerile folosite pentru a obține aceasta limită sunt prea optimiste pentru cele mai multe situații reale. Cea mai importantă diferență între descrierea teoretică și realizarea practică este dată de faptul că banda canalului este, în realitate, limitată. Din această cauză raportul  $E_b/N_0$  necesar pentru o comunicație bună, chiar folosind coduri foarte mari, este mai mare decât 0.7 dB.

#### 2.4.1.2 Structura fizică a unui hard-disc

În această secțiune vom analiza pe scurt componentele de bază ale unui hard-disc și vom evidenția influențele acestora asupra semnalului înregistrat acolo unde este necesar.

Figurile următoare prezintă o imagine simplificată a componentelor mecanice care alcătuiesc sistemul de înregistrare magnetică al unui hard-disc.



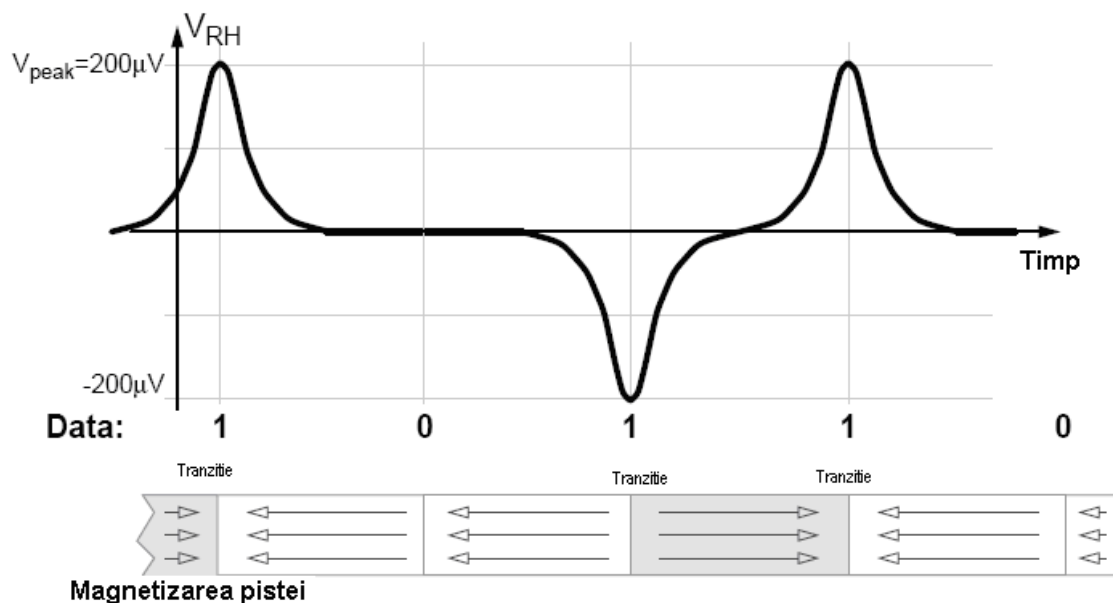
**Figura 2.4:** Componentele mecanice esențiale ale unui hard-disc.

Există câte un cap de citire/scriere suspendat deasupra fiecărei suprafețe (platan) al unui disc rotativ, pe care sunt stocate datele. Pe măsură ce discul se rotește, capul va trece peste o regiune inelară a discului numită **pistă** unde va fi făcută înregistrarea propriu-zisă. Dacă discul este constituit din mai multe platane, atunci piste cu aceeași rază de pe fiecare platan vor forma un **cilindru**. Discul este învelit într-o peliculă de material magnetic dur, care va reține magnetizarea creată de capul de citire/scriere. Datele sunt înregistrate sub forma unor regiuni magnetizate sau celule bit, pe fiecare pistă. Fiecare bit înregistrat va avea una din cele două direcții posibile de magnetizare ale câmpului magnetic. Trecerea de la o direcție de magnetizare la cealaltă poartă denumirea de **tranziție magnetică**.

O formă de undă tipică a tensiunii induse în capul magnetic de citire, este prezentată în figura 1.4. Trebuie menționat că în figură s-a considerat semnalul că fiind neafectat de zgomot și că de obicei înainte de a fi scrise, datele sunt precodate, astfel că în timpul procesului de citire un puls



de tensiune pozitiv sau negativ va corespunde unui bit de „1”, în timp ce absența unui puls va corespunde unui bit de „0” (codare **NRZI**).



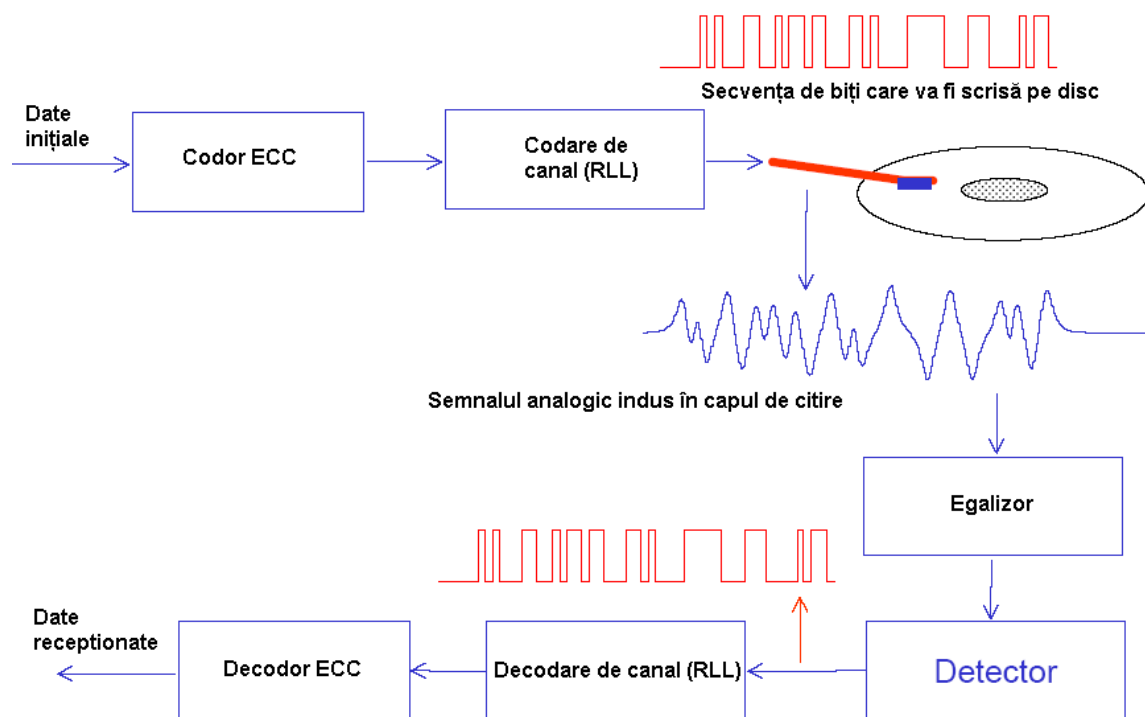
**Figura 2.5:** Forma tensiunii induse în capul de citire (la densitate de înregistrare scăzută).

Din figura anterioară sunt importante de reținut două aspecte: unui bit de „1” îi va corespunde întotdeauna o tranziție magnetică și două pulsuri de tensiune consecutive vor avea întotdeauna polarități diferite. Perioada de timp în care amplitudinea unui puls de tensiune depășește 50% din valoarea sa de vârf este considerată că reprezentând 50% din lățimea impulsului și se notează cu **PW50**. Această noțiune este importantă deoarece densitatea de înregistrare a canalului magnetic se definește ca fiind raportul dintre PW50 și perioada de bit a canalului (**T**):  **$D = \text{PW50}/T$** . La densități de înregistrare foarte mari spațiul dintre impulsurile de tensiune din figura 1.4 începe să scadă până când acestea vor începe să se suprapună, fenomen care poartă denumirea de **interferență intersimbol (ISI)**. Prezența ISI împreună cu cea a zgomotului poate conduce la nivele foarte ridicate ale ratei de erori în timpul procesului de citire/recuperare a datelor.

#### 2.4.1.2 Metode de codare a informației în canale magnetice

Codarea informației are un rol esențial în structura canalului magnetic de înregistrare, în acest mod prevenindu-se probleme majore care pot afecta sincronizarea capului de citire-scriere cu discul magnetic și integritatea datelor.

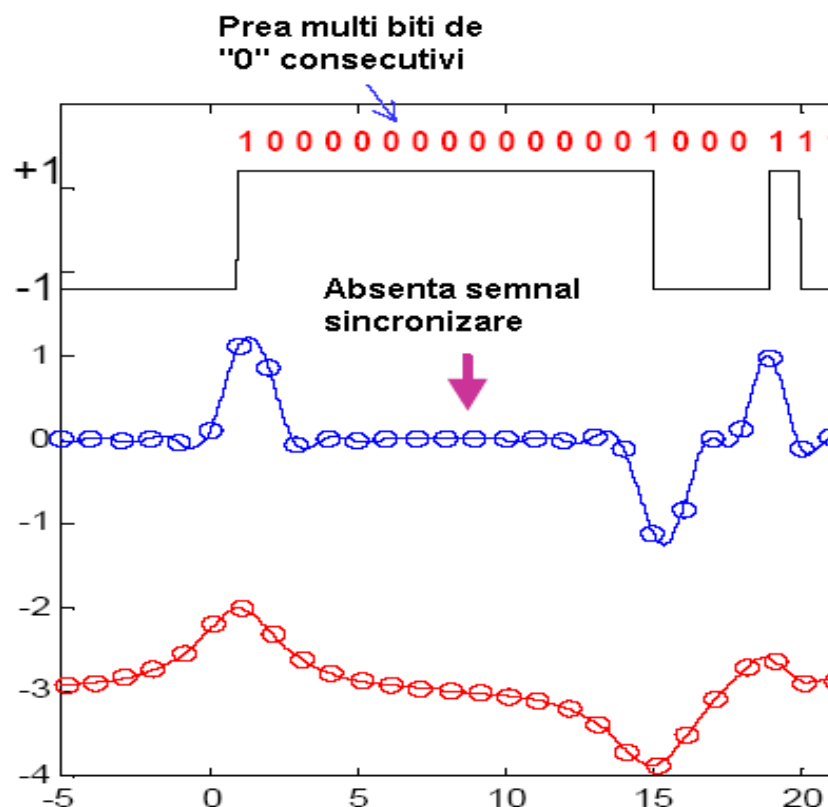
În figura următoare sursă de informații este de obicei un sistem de calcul sau un alt sistem capabil să genereze date în format binar. Informația este codată cu ajutorul unui cod corector de erori (de exemplu cod Reed-Solomon) cu rol de protecție a informației stocate în cazul unor defecte de material, zgomote, etc. Semnalul binar rezultat este în continuare aplicat unui circuit de scriere care realizează prelucrarea acestuia în vederea adaptării sale la mediul magnetic de stocare. Aceste prelucrări constau în codări suplimentare (de exemplu codare RLL, etc), amplificare, etc. Semnalul obținut este apoi aplicat capului de scriere, care realizează înregistrarea fizică a informației pe suportul magnetic, sub forma unor tranziții în magnetizarea acestuia.



**Figura 2.6:** Schema tipică a unui canal de înregistrare pe suport magnetic.

La citire, capul magnetic de citire furnizează în exterior un semnal obținut prin inducerea în circuitul magnetic al acestuia a unei tensiuni prin inducție electromagnetică. Acest semnal este aplicat unui circuit care realizează o amplificare și eventual alte prelucrări (de exemplu, filtrarea în vederea eliminării interferenței între biții vecini). Semnalul (analogic) obținut la ieșirea circuitului amintit mai sus este aplicat unui circuit de detecție, care realizează refacerea informației digitale. Informația digitală obținută este decodată, corectându-se eventualele erori apărute, și furnizată sistemului de calcul.

În continuare vom face o serie de precizări suplimentare legate de codurile RLL. Am precizat anterior faptul că înainte de a fi scrși, biții de informație sunt precodați, sau codați NRZI. Codul NRZI este folosit pentru că dispozitivul de citire (capul magnetic) are o caracteristică de derivator (funcționează pe baza legii inducției electromagnetice), deci în semnalul de ieșire tranzițiile de magnetizare vor corespunde unor vârfuri, care pot fi detectate cu ușurință ca biți de „1”. Principalul dezavantaj al acestui cod este faptul că la apariția unor siruri lungi de biți „0” este posibilă pierderea sincronizării circuitului de citire. Mai precis, datorită unor fluctuații inerente în viteza de rotație a discului, capul magnetic ajunge să fie poziționat incorect în raport cu locația de pe disc, care trebuie citită/scrșă. Aceste fluctuații sunt compensate de un circuit specializat, o buclă PLL, care însă are la rândul ei nevoie de un semnal de tact pe care îl preia chiar din semnalul indus în capul de citire de secvența înregistrată. Un sir lung de biți de „0” va duce la absența acestui semnal, așa cum se poate observa în figura 1.6, și la imposibilitatea compensării fluctuațiilor de viteză amintite mai sus. Codurile RLL previn această problemă introducând câte un bit de „1” după un anumit număr de biți „0”.



**Figura 2.7:** Forma de undă asociată unei secvențe lungi de biți „0”.

Codurile RLL clasice, (de exemplu **RLL (1,7)** și **RLL (2,7)** ) au ca principal dezavantaj introducerea unei redundanțe semnificative a secvenței codate în raport cu secvența originală (între 50%-100%). Acest fenomen implică necesitatea creșterii densității de înregistrare pentru a compensa spațiul pierdut prin codare și astfel se pierde câștigul inițial obținut prin micșorarea ratei de erori de bit. Codurile **MTR (Maximum Transition Run)** RLL, rezolvă această problemă prin adaptarea tehnicii de codare la tipul canalului. Astfel, deoarece canalele PRML și DFE permit nativ densități de înregistrare mai ridicate, sau altfel spus sunt mai puțin sensibile (DFE) sau chiar utilizează efectele ISI (PR), codul nu mai este obligat să separe perechile de biți de „1” prin biți de „0”, ci poate permite secvențe de tranziții magnetice de lungime maximă fixată [12]. Pentru codurile din această lucrare, lungimea maximă este de 3. În acest mod redundanțele efective ale codurilor implementate variază între: 25% și 6,25%, reducând spațiul pierdut pe disc prin codare.

## 2.5 Decodarea codurilor LDPC

Algoritmii folosiți pentru decodarea codurilor LDPC sunt numiți colectiv algoritmi cu transmitere de mesaje (message-passing), nume ce poate fi explicat prin operațiile de trimitere a mesajelor pe muchiile grafului lui Tanner. Acești algoritmi sunt denumiți după tipul de mesaje transmise sau după tipul de operații care se execută la fiecare nod.

### 2.5.1 Decodarea iterativă

Algoritmii de decodare cu transmitere de mesaje sunt cunoscuți deasemenea ca și algoritmi de decodare iterativi pentru că mesajele se transmit înainte și înapoi pe muchiile grafului lui Tanner între nodurile de verificare a parității și nodurile biților de informație iterativ până când rezultatul este atins sau procesul este oprit.

### 2.5.2 Algoritmi de decodare LDPC

În unii algoritmi, cum ar fi bit-flipping, mesajele transmise sunt binare, în altele cum ar fi belief propagation (propagarea increderii), mesajele sunt probabilitati care reprezintă nivelul de încredere asupra valorilor biților cuvântului de cod. Pentru că deseori este mai convenabila reprezentarea probabilitatilor cu ajutorul logaritmilor, algoritmul belief propagation se mai numește și algoritmul sumă-produs, iar pentru că raportul probabilitatilor se face folosind operații de sumă și produs.

### 2.5.3 Decodarea Hard-Decision – algoritmul bit – flipping

Algoritmul bit-flipping este un algoritm hard-decision de transmitere a mesajelor pentru codurile LDPC. Pentru algoritmi de tip hard-decision, mesajele trimise pe muchiile grafului lui Tanner sunt valori binare: un bit-node trimite un mesaj prin care declara valoarea sa, 0 sau 1, iar fiecare check-node trimite mesaje catre fiecare bit-node conectat, cu valoarea determinata în funcție de informația aflată check-node. Check-node determină dacă ecuația de paritate este satisfăcută, dacă suma modulo 2 a biților primiți este 0. Dacă majoritatea mesajelor primite de catre bit-node sunt diferite de valoarea primită inițial valoarea bit-node se schimba (flips) în valoarea curent majoritară. Acest proces se repeta până cand ecuațiile verificare a parității sunt satisfăcute sau pana cand un numar maxim de iteratii a fost atins.

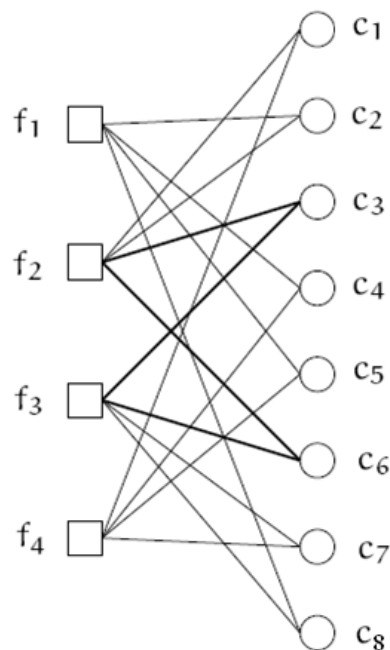
Decodarea se poate termina imediat cand un cuvânt de cod valid a fost gasit prin verificarea tuturor ecuațiilor de verificare a parității, de aici putem deduce două avantaje importante ale decodarii prin transmiterea mesajelor a codurilor LDPC: primul este că putem evita iterații suplimentare în momentul în care s-a gasit o solutie și în al doilea rand incapacitatea de a ajunge la un cuvand de cod valid este tot timpul detectată.

Algoritmul bit-flipping este bazat pe principiul că un bit al unui cuvânt de cod implicat într-un numar mare de ecuații de verificare a parității incorecte este probabil că el insusi să fie incorect. Faptul că matricea  $\mathbf{H}$  este slab populată imprastie biții în ecuațiile de verificare a parității astfel incat este puțin probabil că să contina același set de biți ai cuvântului de cod. [8]

Exemplul 2.7:

În [17], Leiner foloseste un cod bloc liniar (4, 8) pentru a ilustra decodeor hard-decision. Codul este reprezentat de figura 2', având urmatoare matrice de paritate:

$$\mathbf{H} = \begin{bmatrix} 0 & 1 & 0 & 1 & 1 & 0 & 0 & 1 \\ 1 & 1 & 1 & 0 & 0 & 1 & 0 & 0 \\ 0 & 0 & 1 & 0 & 0 & 1 & 1 & 1 \\ 1 & 0 & 0 & 1 & 1 & 0 & 1 & 0 \end{bmatrix}$$



**Figura 2.8** Graful Tanner pentru matricea de mai H

Un cuvânt de cod  $c = [1\ 0\ 0\ 1\ 0\ 1\ 0\ 1]$  este transmis pe canal. Presupunem că recepționăm  $y = [1\ 1\ 0\ 1\ 0\ 1\ 0\ 1]$ , prin urmare  $c_2$  a fost schimbat.

1. În primul pas toate nodurile bit-nodes ( $c_i$ ) trimit un “mesaj” către nodurile lor check-nodes  $f_j$  (intodeauna două în cazul nostru) conținând bit-ul care îl considera a fi corect pentru ele. În acest moment singura informație pe care un bit-node  $c_i$  o are, este cea a bit-ului recepționat,  $y_i$ . Aceasta înseamnă, de exemplu, că  $c_1$  trimite un mesaj conținând “1” către  $f_2$  și  $f_4$ , nodul  $c_2$  trimite mesajul conținând  $y_2 = 1$  către  $f_1$  și  $f_2$ , și așa mai departe.
2. În pasul al doilea fiecare nod  $f_j$  calculează răspunsul către fiecare check-node conectat folosind mesajul recepționat anterior. Mesajul de răspuns, în cazul acesta este valoarea (0 sau 1) pe care fiecare check-node considera a fi corectă pentru fiecare bit-node. Decizia este bazată pe informația celorlalte bit-nodes conectate la acest check-node. Acest răspuns este calculat folosind ecuațiile de verificare a parității. Tabelul de mai jos arată aceste operațiuni: check-node-ul  $f_1$  primește „1” de la  $c_4$ , „0” de la  $c_5$ , 1 de la  $c_8$  deci decizia pe care o ia pentru bitul  $c_2$  este 0 după calculul modulo 2:  $1 + 0 + 1 + ?$  (**0**) = 0 și trimite mesajul de răspuns înapoi la  $c_2$ . Similar, primește „1” de la  $c_2$ , „1” de la  $c_4$ , 1 de la  $c_8$  prin urmare decizia pe care o ia pentru  $c_5$  este 1 după calculul:  $(1 + 1 + 1 + ?)$  (**1**) = 0 și trimite mesajul de răspuns pentru bitul  $c_5$ .

Dacă în acest moment toate ecuațiile de la nodurile de paritate sunt satisfăcute, însemnând că valorile calculate de nodurile de verificare a parității se potrivesc cu valorile primite, algoritmul se termină, altfel se trece la pasul 3.

| check nodes | activities |                     |                     |                     |                     |
|-------------|------------|---------------------|---------------------|---------------------|---------------------|
| $f_1$       | receive    | $c_2 \rightarrow 1$ | $c_4 \rightarrow 1$ | $c_5 \rightarrow 0$ | $c_8 \rightarrow 1$ |
|             | send       | $0 \rightarrow c_2$ | $0 \rightarrow c_4$ | $1 \rightarrow c_5$ | $0 \rightarrow c_8$ |
| $f_2$       | receive    | $c_1 \rightarrow 1$ | $c_2 \rightarrow 1$ | $c_3 \rightarrow 0$ | $c_6 \rightarrow 1$ |
|             | send       | $0 \rightarrow c_1$ | $0 \rightarrow c_2$ | $1 \rightarrow c_3$ | $0 \rightarrow c_6$ |
| $f_3$       | receive    | $c_3 \rightarrow 0$ | $c_6 \rightarrow 1$ | $c_7 \rightarrow 0$ | $c_8 \rightarrow 1$ |
|             | send       | $0 \rightarrow c_3$ | $1 \rightarrow c_6$ | $0 \rightarrow c_7$ | $1 \rightarrow c_8$ |
| $f_4$       | receive    | $c_1 \rightarrow 1$ | $c_4 \rightarrow 1$ | $c_5 \rightarrow 0$ | $c_7 \rightarrow 0$ |
|             | send       | $1 \rightarrow c_1$ | $1 \rightarrow c_4$ | $0 \rightarrow c_5$ | $0 \rightarrow c_7$ |

**Figura 2.9** Tabelul 1

3. În următoare fază: bit-node  $c_i$  primesc informația de la check-nodes și folosesc informația aditională pentru a decide dacă mesajul original este bun printr-o cale simplă în exemplul nostru, votul majoritatii. În cazul nostru, fiecare bit-node are trei surse de informație pentru fiecare bit. Mesajul primit inițial și cele două sugestii primite de la check-nodes. Operația este ilustrată în tabelul de mai jos

| message nodes | $y_i$ | messages from check nodes |                     | decision |
|---------------|-------|---------------------------|---------------------|----------|
| $c_1$         | 1     | $f_2 \rightarrow 0$       | $f_4 \rightarrow 1$ | 1        |
| $c_2$         | 1     | $f_1 \rightarrow 0$       | $f_2 \rightarrow 0$ | 0        |
| $c_3$         | 0     | $f_2 \rightarrow 1$       | $f_3 \rightarrow 0$ | 0        |
| $c_4$         | 1     | $f_1 \rightarrow 0$       | $f_4 \rightarrow 1$ | 1        |
| $c_5$         | 0     | $f_1 \rightarrow 1$       | $f_4 \rightarrow 0$ | 0        |
| $c_6$         | 1     | $f_2 \rightarrow 0$       | $f_3 \rightarrow 1$ | 1        |
| $c_7$         | 0     | $f_3 \rightarrow 0$       | $f_4 \rightarrow 0$ | 0        |
| $c_8$         | 1     | $f_1 \rightarrow 1$       | $f_3 \rightarrow 1$ | 1        |

**Figura 2.10** Tabelul 1

4. Se repetă pasul 2 până când algoritmul se termina la pasul 2 sau un numar predefinit de iterații.  
 În acest exemplu, algoritmul se termina imediat după prima iterație, pentru că ecuațiile sunt satisfăcute, respectiv bitul  $c_2$  este corectat la 0. [16]

### 2.5.4 Soft Decision – decodarea sumă - produs

Algoritmul de decodare sumă – produs este un algoritm de decodare soft decision bazat pe transmiterea mesajelor. Este similar cu algoritmul descris în secțiunea anterioară, dar mesajele trimise pe muchiile grafului lui Tanner sunt de aceasta dată probabilități.

Probabilitățile de la intrare se numesc probabilități *a priori* pentru că sunt cunoscute înainte de a face decodarea LDPC. Probabilitățile returnate de către decodor se numesc probabilități *a posteriori*. În acest caz al decodării sumă produs probabilitățile sunt exprimate ca raporturi logaritmice.

Pentru o valoare binară  $x$ , fiind dată probabilitatea că  $x = 0$ ,  $p(x = 0)$ , este ușor să aflăm probabilitatea pentru că  $x = 1$ ,  $p(x = 1) = 1 - p(x = 0)$ , deci avem nevoie să ținem minte doar o singură valoare pentru probabilitatea lui  $x$ . Definim în continuare  $L(x)$  ca logaritm din raportul probabilităților pentru o valoare binară:

$$L(x) = \log \left( \frac{p(x = 0)}{p(x = 1)} \right) \quad (1.21)$$

unde  $\log$  înseamnă  $\log_e$ . Dacă  $p(x = 0) > p(x = 1)$  atunci  $L(x)$  este pozitiv și cu cât diferența dintre  $p(x = 0)$  și  $p(x = 1)$  este mai mare cu atât suntem mai siguri că  $p(x) = 0$ . Respectiv, dacă  $p(x = 1) > p(x = 0)$  atunci  $L(x)$  este negativ iar cu cât diferența între  $p(x = 1)$  și  $p(x = 0)$  este mai mare cu atât suntem mai siguri că  $p(x) = 1$ . În consecința semnul lui  $L(x)$  ne arată decizia asupra lui  $x$ , iar valoarea absolută  $|L(x)|$  ne arată gradul de încredere asupra deciziei. Pentru a avea probabilități folosim următoarea formulă:

$$p(x = 1) = \frac{p(x = 1)/p(x = 0)}{1 + p(x = 1)/p(x = 0)} = \frac{e^{-L(x)}}{1 + e^{-L(x)}} \quad (1.21)$$

și

$$p(x = 0) = \frac{p(x = 0)/p(x = 1)}{1 + p(x = 0)/p(x = 1)} = \frac{e^{L(x)}}{1 + e^{L(x)}}. \quad (1.21)$$

Scopul algoritmului sumă- produs este de a calcula probabilitățile a posteriori maxime - *maximum a posteriori probability* (MAP) pentru fiecare bit al cuvântului de cod,  $P_i = P\{c_i = 1|N\}$ , care reprezintă probabilitatea că bit-ul  $i$  din cuvântul de cod este „1” condiționat de evenimentul  $N$  că toate ecuațiile de verificare a parității sunt satisfăcute. Informația extra despre bitul  $i$  recepționată de la ecuațiile de verificare a parității se numește informație extrinsecă pentru bit-ul  $i$ .

Să considerăm probabilitatea de a fi un număr par de „1” de la două bit-nodes. Fie  $q_1$  probabilitatea că bitul  $c_1$  să fie 1, respectiv  $q_2$  probabilitatea că bitul  $c_2$  să fie 1. Avem:

$$\begin{aligned} P[c_1 \oplus c_2 = 0] &= q_1 q_2 + (1 - q_1)(1 - q_2) \\ &= 1 - q_1 - q_2 + q_1 q_2 \\ &= 1/2(2 - 2q_1 - 2q_2 + 4q_1 q_2) \\ &= 1/2[1 + (1 - 2q_1)(1 - 2q_2)] = q \end{aligned}$$

În general:

$$\begin{aligned}\Pr[c_1 \oplus \dots \oplus c_n = 0] &= \frac{1}{2} + \frac{1}{2} \prod_{i=1}^n (1 - 2q_i) \\ &= P_{j,i}^{ext}\end{aligned}\quad (1.22)$$

Numim informația extrisecă de la check-node-ul  $j$  către bit node  $i$ ,  $P_{j,i}^{ext}$ , iar  $E_{j,i}$  este LLR (*log-likelihood ratio*) al probabilității că bit-ul  $i$  să satisfacă ecuația de verificare a parității  $j$ .

Prin urmare, mesajul pe care îl trimite check-node-ul  $f_j$  către bit-node-ul  $c_i$  la iteratia  $l$  este:

$$\begin{aligned}r_{ij}^{(l)}(0) &= \frac{1}{2} + \frac{1}{2} \prod_{i' \in V_j, i' \neq i} (1 - 2q_{i'}^{(l-1)}(1)) \\ r_{ij}^{(l)}(1) &= 1 - r_{ij}^{(l)}(0)\end{aligned}\quad (1.23)$$

unde  $V_j$  este setul de bit-nodes conectate la check-node-ul  $f_j$ .

Mesajul pe care un bit-node  $c_i$  îl trimite către check-node-ul  $f_j$  la iteratia  $l$  este:

$$\begin{aligned}q_{ij}^{(l)}(0) &= k_{ij}(1 - P_i) \prod_{j' \in C_i, j' \neq j} r_{j'i}^{(l-1)}(0) \\ q_{ij}^{(l)}(1) &= k_{ij}P_i \prod_{j' \in C_i, j' \neq j} r_{j'i}^{(l-1)}(1)\end{aligned}\quad (1.24)$$

unde  $C_i$  este setul de noduri check-node conectate la bit-node-ul  $c_i$ .

Constanta  $k_{ij}$  este aleasă astfel încât

$$q_{ij}(0) + q_{ij}(1) = 1 \text{ [referința a tutorial]}$$

Exprimat sub forma logaritmică

$$E_{j,i} = \text{LLR}(P_{j,i}^{ext}) = \log \left( \frac{1 - P_{j,i}^{ext}}{P_{j,i}^{ext}} \right), \quad (1.25)$$

iar înlocuind  $P_{j,i}^{ext}$ :

$$E_{j,i} = \log \left( \frac{\frac{1}{2} + \frac{1}{2} \prod_{i' \in V_j} (1 - 2q_{i'j}^{(l-1)})}{\frac{1}{2} - \frac{1}{2} \prod_{i' \in V_j} (1 - 2q_{i'j}^{(l-1)})} \right) \quad (1.26)$$

iar folosind relația

$$\tanh\left(\frac{1}{2} \log\left(\frac{1-p}{p}\right)\right) = 1 - 2p \quad (1.27)$$

rezultă

$$E_{j,i} = \log \left( \frac{\frac{1}{2} + \frac{1}{2} \prod_{i' \in V_j} \tanh(M_{j,i'}/2)}{\frac{1}{2} - \frac{1}{2} \prod_{i' \in V_j} \tanh(M_{j,i'}/2)} \right) \quad (1.28)$$



unde

$$M_{j,i'} = LLR(P_{j,i}^{int}) = \log\left(\frac{1-P_{j,i}^{int}}{P_{j,i}^{int}}\right), \text{ iar } P_{j,i}^{int} = q_{i',j}^l \quad (1.29)$$

Fiecare bit are acces la probabilitățile a priori LLR,  $r_i$ , și de LLR-urile de la fiecare check-node conectat. Totalul probabilităților LLR pentru bitul  $i$  îl reprezintă suma acestor LLR-uri:

$$L_i = LLR(P_{j,i}^{int}) = r_i + \sum E_{j,i}.$$

prin urmare

$$M_{j,i} = \sum E_{j',i} + r_i \text{ cu } j' \neq j.$$

Probabilitățile de intrare ale algoritmului sunt

$$r_i = \log\left(\frac{p(c_i=0)}{p(c_i=1)}\right) \quad (1.30)$$

### Exemplul 2.8

Considerăm matricea de paritate de mai jos cu ecuațiile de verificare a parității aferente:

$$H = \begin{bmatrix} 1 & 1 & 0 & 1 & 0 & 0 \\ 0 & 1 & 1 & 0 & 1 & 0 \\ 1 & 0 & 0 & 0 & 1 & 1 \\ 0 & 0 & 1 & 1 & 0 & 1 \end{bmatrix}.$$

$$c_1 \oplus c_2 \oplus c_4 = 0$$

$$c_2 \oplus c_3 \oplus c_5 = 0$$

$$c_1 \oplus c_5 \oplus c_6 = 0$$

$$c_3 \oplus c_4 \oplus c_6 = 0$$

Fie cuvântul de cod

$$c = [0 \ 0 \ 1 \ 0 \ 1 \ 1],$$

trimis pe un canal cu o probabilitate de eroare (de schimbare a bitului 0 în 1, sau invers), de  $p = 0.2$ ,

$$y = [1 \ 0 \ 1 \ 0 \ 1 \ 1]$$

este recepționat. Pentru că avem un canal pe care se trimit doar două simboluri, probabilitatea că 0 să fi fost trimis, dacă s-a recepționat 1 este  $p$  (adică a apărut o eroare), iar probabilitatea ca 1 să fi fost trimis dacă s-a recepționat 1 este  $1 - p$ . Similar, probabilitatea că 1 să fi fost trimis, dacă s-a recepționat 0 este egală cu probabilitatea de eroare  $p$ , iar probabilitatea că 0 să fi fost trimis, dacă s-a recepționat 0 este egală cu  $1 - p$  adică probabilitatea de transmisie corectă. Prin urmare probabilitățile a priori sunt:

$$r_i = \begin{cases} \log \frac{p}{1-p}, & \text{dacă } y_i = 1 \\ \log \frac{p-1}{p}, & \text{dacă } y_i = 0 \end{cases}$$

Pentru acest canal avem

$$\log \frac{p}{1-p} = \log \frac{0.2}{0.8} = -1.3863,$$

$$\log \frac{p-1}{p} = \log \frac{0.2}{0.8} = 1.3863,$$

deci probabilitățile a priori sunt:

$$r = [-1.3863, 1.3863, -1.3863, 1.3863, -1.3863, -1.3863].$$

Setăm numărul maxim de iterații și inițializăm  $M_{j,i} = r_i$ .

Primul bit este inclus în ecuațiile 1 și 3 deci  $M_{1,1}$  și  $M_{3,1}$  sunt inițializate cu  $r_1$ :

$$M_{1,1} = r_1 = -1.3863 \text{ și } M_{3,1} = r_1 = -1.3863.$$

Repetăm pentru biții rămași după aceeași regulă:

$$\begin{aligned} i = 2: M_{1,2} = r_2 = 1.3863 & \quad M_{2,2} = r_2 = 1.3863 \\ i = 3: M_{2,3} = r_3 = -1.3863 & \quad M_{4,3} = r_3 = -1.3863 \\ i = 4: M_{1,4} = r_4 = 1.3863 & \quad M_{4,4} = r_4 = 1.3863 \\ i = 5: M_{2,5} = r_5 = -1.3863 & \quad M_{3,5} = r_5 = -1.3863 \\ i = 6: M_{3,6} = r_6 = -1.3863 & \quad M_{4,6} = r_6 = -1.3863 \end{aligned}$$

Pasul 1: se calculează informația extrinsecă. Prima ecuație de paritate include bitul 1, 2 și 4, deci informația extrinsecă pentru bit-ul 1 din prima ecuație de paritate depinde de probabilitățile biților 2 și 4:

$$\begin{aligned} E_{1,1} &= \log \left( \frac{1 + \tanh(M_{1,2}/2) \tanh(M_{1,4}/2)}{1 - \tanh(M_{1,2}/2) \tanh(M_{1,4}/2)} \right) \\ &= \log \left( \frac{1 + \tanh(1.3863/2) \tanh(1.3863/2)}{1 - \tanh(1.3863/2) \tanh(1.3863/2)} \right) \\ &= \log \left( \frac{1 + 0.6 * 0.6}{1 - 0.6 * 0.6} \right) = 0.7538. \end{aligned}$$

Similar, informația extrinsecă pentru bit-ul 2 din prima ecuație de paritate depinde de probabilitățile biților 2 și 4:

$$\begin{aligned} E_{1,2} &= \log \left( \frac{1 + \tanh(M_{1,1}/2) \tanh(M_{1,4}/2)}{1 - \tanh(M_{1,1}/2) \tanh(M_{1,4}/2)} \right) \\ &= \log \left( \frac{1 + \tanh(-1.3863/2) \tanh(1.3863/2)}{1 - \tanh(-1.3863/2) \tanh(1.3863/2)} \right) \\ &= \log \left( \frac{1 - 0.6 * 0.6}{1 - 0.6 * 0.6} \right) = -0.7538, \end{aligned}$$

și pentru bit-ul 4 din prima ecuație de verificare a parității, informația extrinsecă depinde de probabilitățile biților 1 și 2:

$$\begin{aligned} E_{1,4} &= \log \left( \frac{1 + \tanh(M_{1,1}/2) \tanh(M_{1,2}/2)}{1 - \tanh(M_{1,1}/2) \tanh(M_{1,2}/2)} \right) \\ &= \log \left( \frac{1 + \tanh(-1.3863/2) \tanh(1.3863/2)}{1 - \tanh(-1.3863/2) \tanh(1.3863/2)} \right) \\ &= \log \left( \frac{1 - 0.6 * 0.6}{1 - 0.6 * 0.6} \right) = -0.7538. \end{aligned}$$

În continuare, a două ecuație de verificare a parității include biții 2 3 și 5 deci informația extrinsecă calculată este:

$$\begin{aligned}
 E_{2,2} &= \log \left( \frac{1 + \tanh(M_{2,3}/2) \tanh(M_{2,5}/2)}{1 - \tanh(M_{2,3}/2) \tanh(M_{2,5}/2)} \right) \\
 &= \log \left( \frac{1 + \tanh(-1.3863/2) \tanh(-1.3863/2)}{1 - \tanh(-1.3863/2) \tanh(-1.3863/2)} \right) \\
 &= \log \left( \frac{1 + 0.6 * -0.6}{1 - 0.6 * -0.6} \right) = 0.7538, \\
 E_{2,3} &= \log \left( \frac{1 + \tanh(M_{2,2}/2) \tanh(M_{2,5}/2)}{1 - \tanh(M_{2,2}/2) \tanh(M_{2,5}/2)} \right) \\
 &= \log \left( \frac{1 + \tanh(+1.3863/2) \tanh(-1.3863/2)}{1 - \tanh(+1.3863/2) \tanh(-1.3863/2)} \right) \\
 &= \log \left( \frac{1 + 0.6 * -0.6}{1 - 0.6 * -0.6} \right) = -0.7538, \\
 E_{2,5} &= \log \left( \frac{1 + \tanh(M_{2,2}/2) \tanh(M_{2,3}/2)}{1 - \tanh(M_{2,2}/2) \tanh(M_{2,3}/2)} \right) \\
 &= \log \left( \frac{1 + \tanh(+1.3863/2) \tanh(-1.3863/2)}{1 - \tanh(+1.3863/2) \tanh(-1.3863/2)} \right) \\
 &= \log \left( \frac{1 + 0.6 * -0.6}{1 - 0.6 * -0.6} \right) = -0.7538.
 \end{aligned}$$

Repetând procedeul pentru toate check-node-urile obținem:

$$E = \begin{bmatrix} 0.7538 & -0.7538 & . & -0.7538 & . & . \\ . & 0.7538 & -0.7538 & . & -0.7538 & . \\ 0.7538 & . & . & . & 0.7538 & 0.7538 \\ . & . & -0.7538 & 0.7538 & . & -0.7538 \end{bmatrix}.$$

În continuare calculăm probabilitățile pentru fiecare bit. Bit-ul 1 are informațiile extrinseci de la check-node-urile 1 și 3 și informația intrinsecă primită pe canal. LLR-ul total pentru un bit îl reprezintă suma lor:

$$L_1 = r_1 + E_{1,1} + E_{3,1} = -1.3863 + 0.7538 + 0.7538 = 0.1213.$$

Se vede că desi LLR-ul primit pe canal este negativ, ceea ce înseamnă că bitul este 1, informațiile extrinseci sunt ambele pozitive, ceea ce înseamnă că bitul este 0. Informațiile extrinseci sunt suficient de „puternice” pentru că per total decizia asupra valorii bit-ului să se schimbe efectiv. Procedeul se repetă și pentru restul biților:

$$L_2 = r_2 + E_{1,2} + E_{2,2} = 1.3863$$

$$L_3 = r_3 + E_{2,3} + E_{4,3} = -2.8938$$

$$L_4 = r_4 + E_{1,4} + E_{4,4} = 1.3863$$

$$L_5 = r_5 + E_{2,5} + E_{3,5} = -1.3863$$

$$L_6 = r_6 + E_{3,6} + E_{4,6} = -1.3863$$

Decizia hard asupra biților receptionați este dată de semnul LLR-urilor calculate mai sus,

$$z = [0 \ 0 \ 1 \ 0 \ 1 \ 1].$$

Pentru a verifica dacă  $\mathbf{z}$  cuvânt de cod valid

$$\mathbf{s} = \mathbf{z}H' = \begin{bmatrix} 0 & 0 & 1 & 0 & 1 & 1 \end{bmatrix} \begin{bmatrix} 1 & 0 & 1 & 0 \\ 1 & 1 & 0 & 0 \\ 0 & 1 & 0 & 1 \\ 1 & 0 & 0 & 1 \\ 0 & 1 & 1 & 0 \\ 0 & 0 & 1 & 1 \end{bmatrix} = \begin{bmatrix} 0 & 0 & 0 & 0 \end{bmatrix}.$$

Se observa că  $\mathbf{z}$  este un cuvânt de cod valid, deci decodarea se opreste și se returneaza  $\mathbf{z}$  că un și cuvântul decodat [2].

### III. Aplicație de simulare coduri LDPC, CAMAG v7.2

#### 3.1 Prezentare simulator CAMAG 6

Programul de simulare a canalelor magnetice realizat permite simularea mai multor tipuri de canale: clasic, PR4, EPR4 și E2PR4. Programul realizează simularea începând de la precodarea și până la detecția semnalului și dezvoltă simulatorul prezentat în [15]. Schema bloc de realizare a programului este prezentată în figura 13.

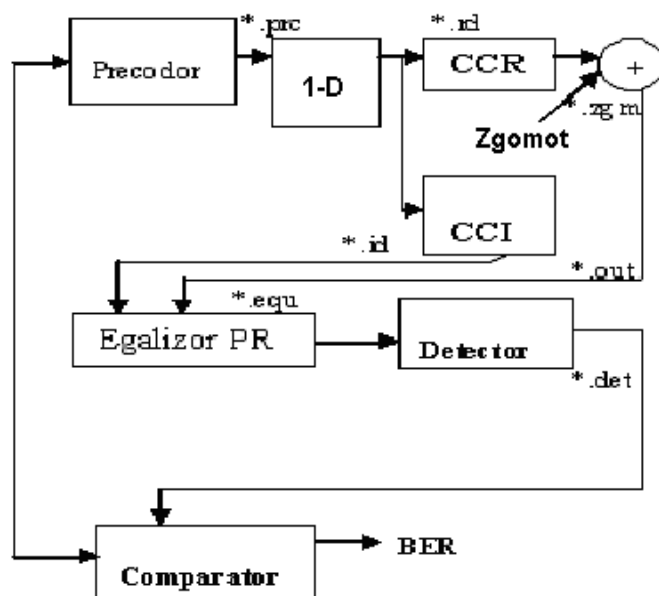


Figura 3.1: Schema bloc a simulatorului

Primul bloc realizează precodarea în scopul reducerii propagării erorilor ce ar putea avea loc la detecție. Formulele pentru precodare sunt următoarele: pentru canalul clasic:  $(1+D) \bmod 2$ ; pentru canalul PR4:  $(1+D^2) \bmod 2$ ; pentru canalul EPR4  $(1-D+D^2+D^3) \bmod 2$ ; pentru canalul E<sup>2</sup>PR4  $(1-2D+2D^3+D^4) \bmod 2$ .

Blocul **1-D** realizează o simulare a caracteristicii diferențiale a capului de citire.

Blocul **CCR** (caracteristică canal real) aproximează caracteristica canalului folosind caracteristica Lorentziană. Egalizorul utilizează pentru antrenare un algoritm LMS ce folosește un număr de pași și o rată de antrenare stabilite de utilizator.

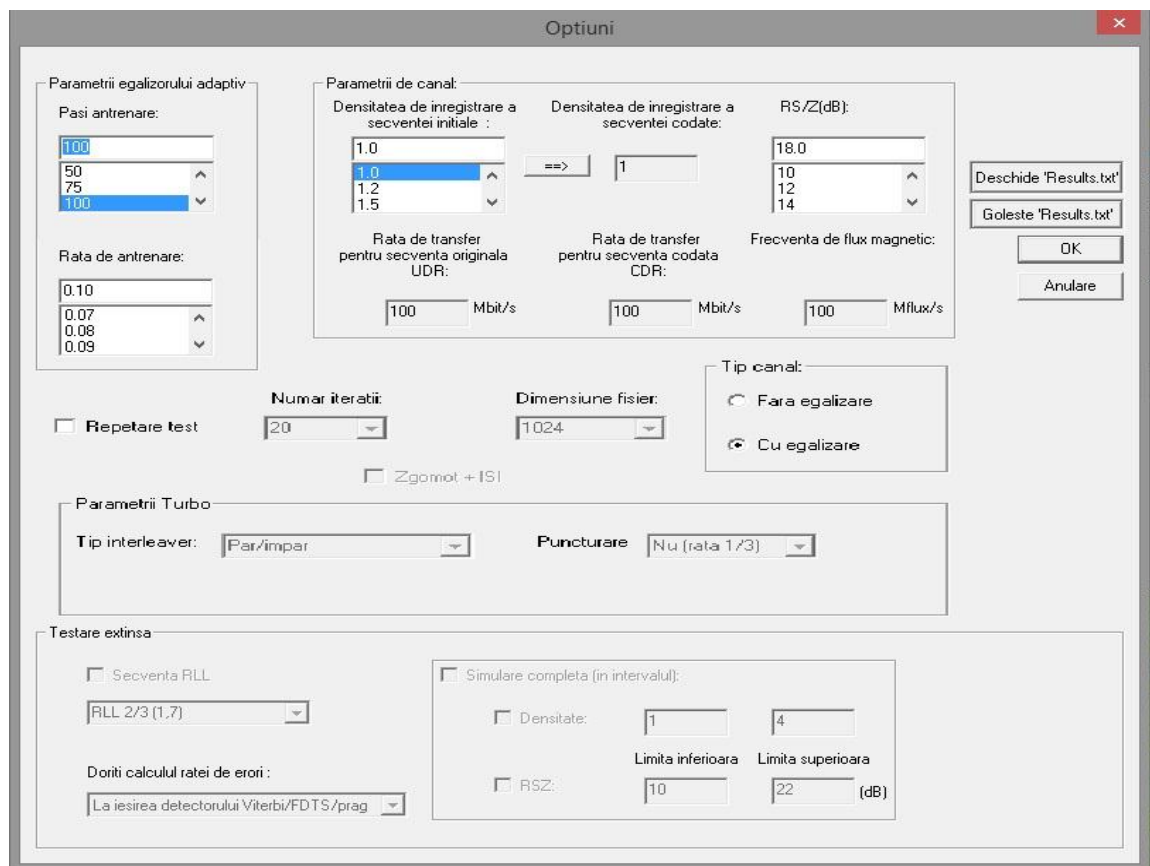
Blocul **CCI** (caracteristică canal ideal) simulează situația în care canalul ar fi lipsit de zgomot. În cazul în care se lucrează cu secvențe codate RLL, codarea este realizată tot de precodator, fisierul rezultat având extensia **.rl**, iar decodarea RLL este efectuată de detector, evident după detecția propriu-zisă, rezultând un fisier cu extensia **.dec**. Detecția poate fi realizată folosind două tipuri de detectoare: detectorul de prag și detectorul Viterbi. Rezultatul simulării îl reprezintă calculul ratei de erori **BER** (Bit Error Rate).

Interfața:



**Figura 3.2:** Interfața CAMAG 6

În urma apăsării butonului de Opțiuni va apărea fereastra de dialog:



**Figura 3.3** Fereastra Opțiuni din CAMAG 6

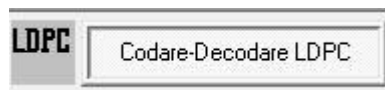
Aici se pot seta diferiti parametri pentru codarea și decodarea TURBO.

### 3.2 Îmbunătățiri aduse de CAMAG 7.2

În versiunea CAMAG 7.2 s-a introdus modulul de codare - decodare pentru codurile LDPC. Atat codarea cât și decodarea se face după principiul algoritmilor prezentati în capitolul anterior. După cum se vede și în figura 3.4, am schimbat interfata grafica a simulatorului adaugând modului de LDPC, un buton separat pentru a selecta optiunile pentru codarea – decodarea LDPC și un buton pentru a incepe simularea LDPC.



**Figura 3.4** Interfața CAMAG 7.2



Prin apăsarea butonului se activează modulul LDPC împreună cu butoanele aferente. Când acesta nu este apăsător se activează modulul de decodare TURBO că în figura de mai jos:

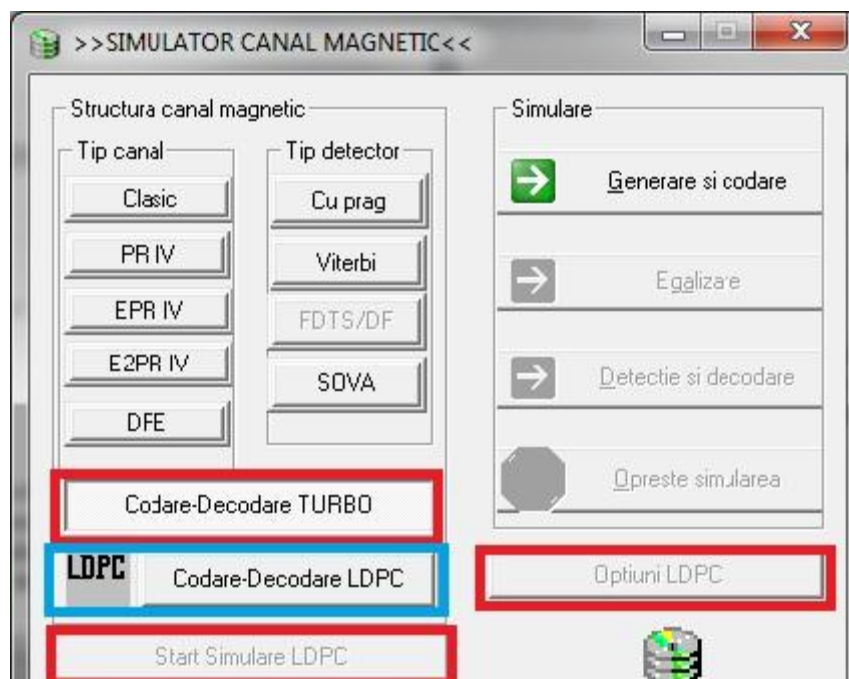


Figura 3.5

Butonul 'Optiuni LDPC' deschide o nouă fereastră unde se pot seta parametri pentru modulul de codare – decodare LDPC. Parametri care se pot seta sunt  $M$  = numărul de rânduri,  $N$  = numărul de coloane, numărul de valori diferite de 0 de pe coloană, numărul de iterații și lungimea mesajului. Rata mesajului trebuie să fie de  $\frac{1}{2}$  adică  $\frac{M}{N} = \frac{1}{2}$ . Mesajul se codează în blocuri de câte  $M$  biți. Fereastra pentru configurarea opțiunilor arată că în figura de mai jos:

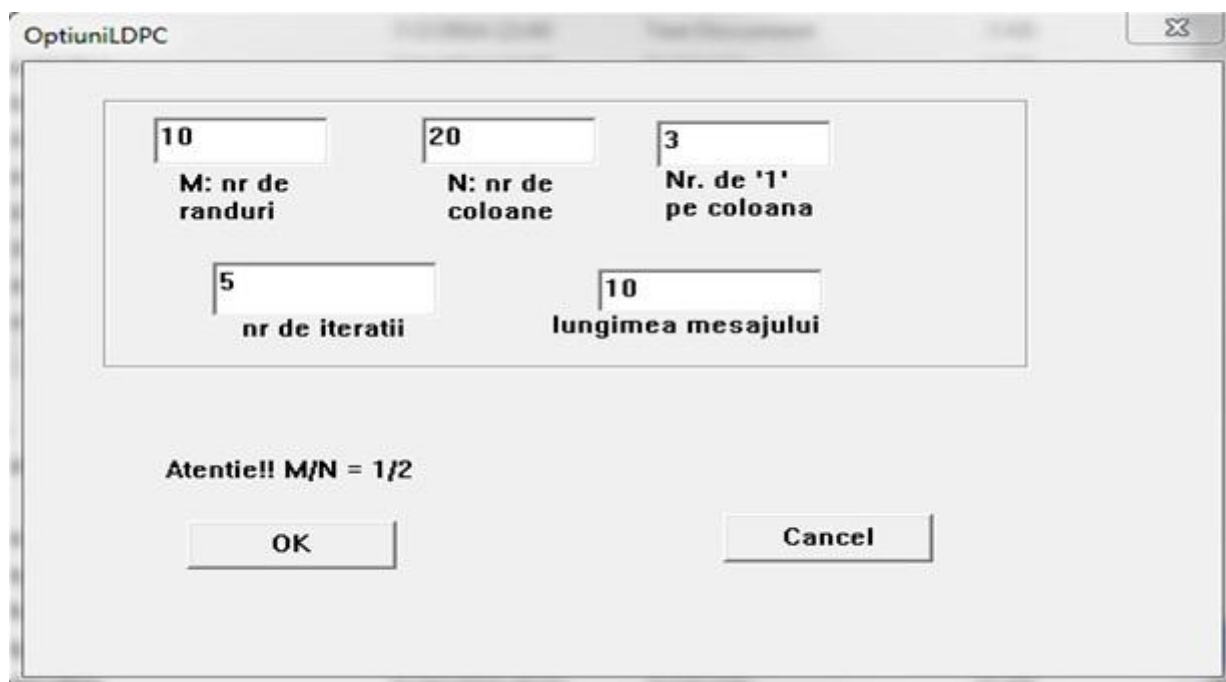
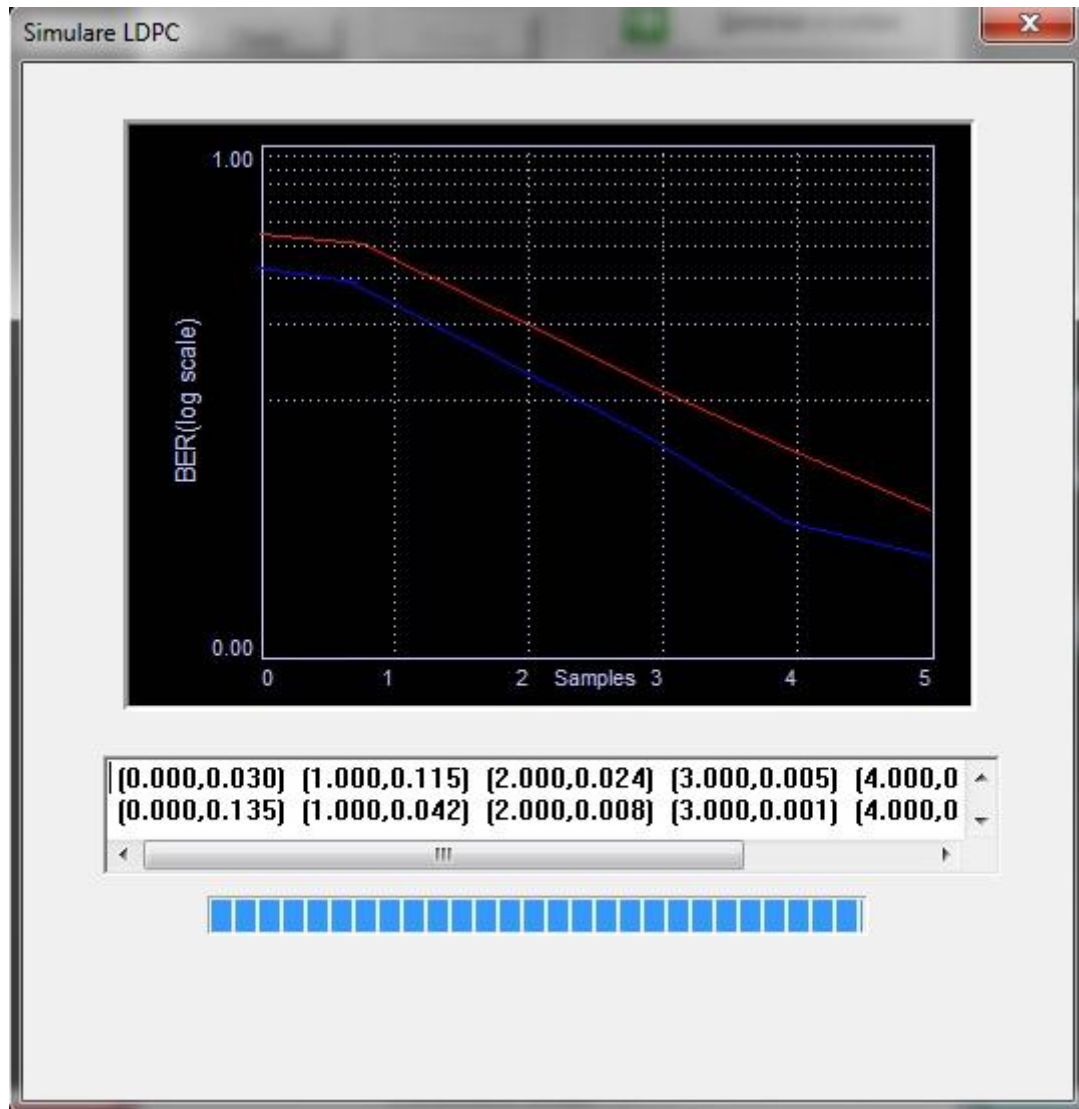


Figura 3.6 Fereastra OptiuniLDPC din CAMAG 7.2



Butonul Start Simulare LDPC porneste simularea de codare și decodare LDPC. Se deschide o fereastră nouă în care se desenează un grafic, valorile BER – ului se scriu atât în fereastra Simulare LDPC cât și în fisierul *ldpcBER\_log.txt*. În figura de mai jos este prezentată fereastra Simulare LDPC.



**Figura 3.7** Fereastră Simulare LDPC



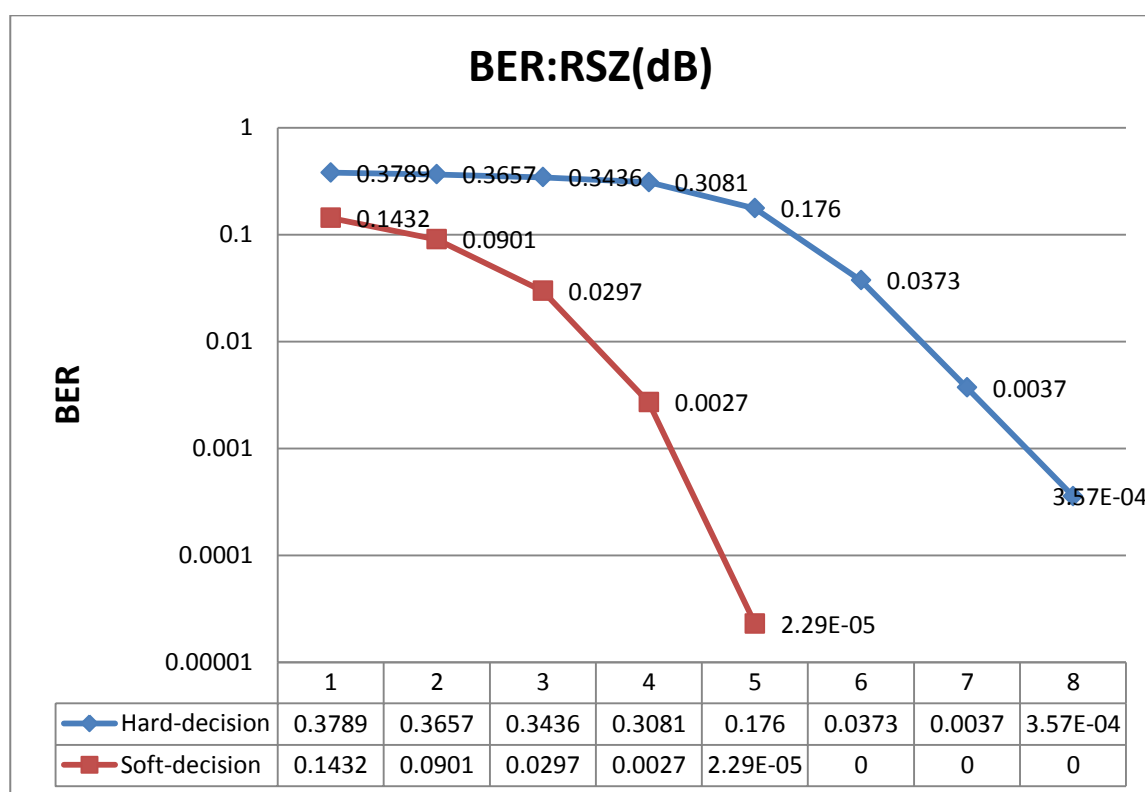
#### IV. Rezultate experimentale și analiza rezultatelor

Simularile s-au efectuat cu algoritmi prezentati în capitolul 2 și anume, algoritmul hard – decision, Bit – Flipping și algoritmul soft – decision, Sumă – Produs.

Am testat codurile în mai multe situatii pentru a evidenția performanțele lor.

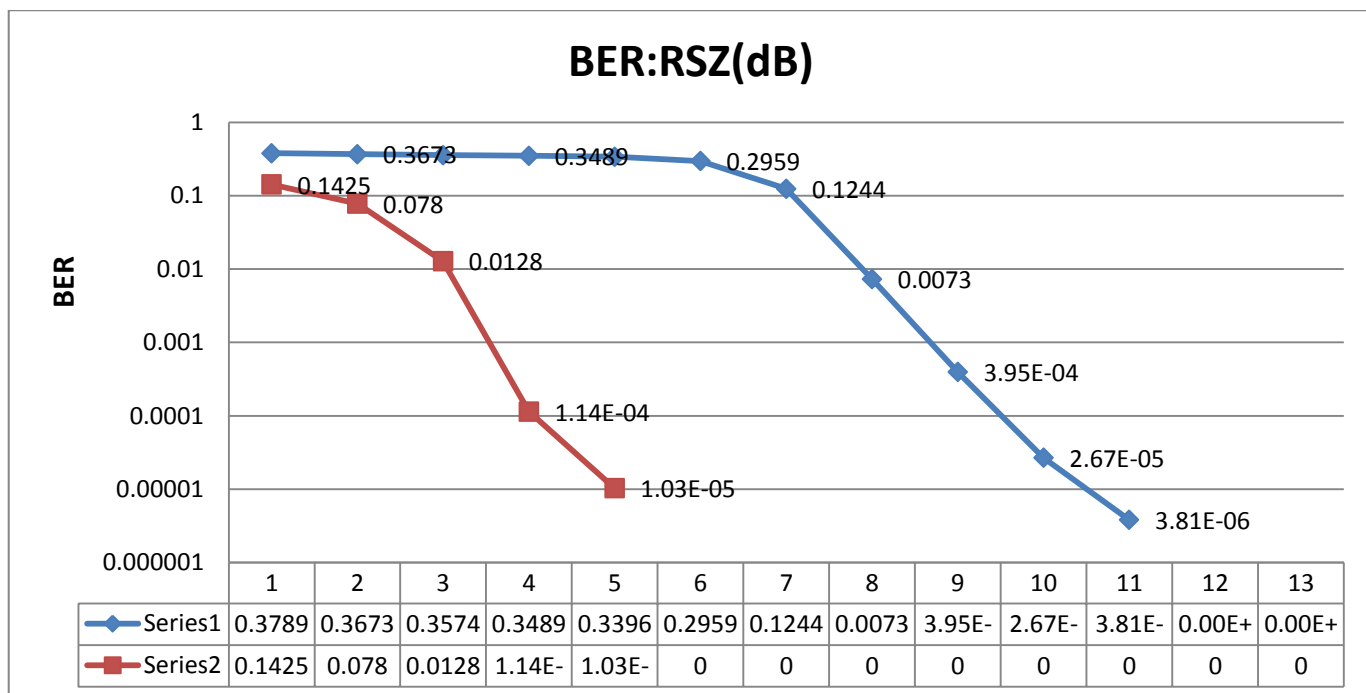
1. Inițial copărăm rezultatele obținute în urma simularilor pe matrici de decodare nu foarte mari, unde lungimea mesajului este constantă, dar variem numărul de iterații.

În figura 4.1 de mai jos este rezultatul simulării efectuate cu o matrice de verificare a parității de dimensiunile 256 x 512, cu o lungime a mesajului de 1024 de biți, testul repetându-se de **5 ori**



**Figura 4.1 BER în funcție de RSZ, iterații variabile**

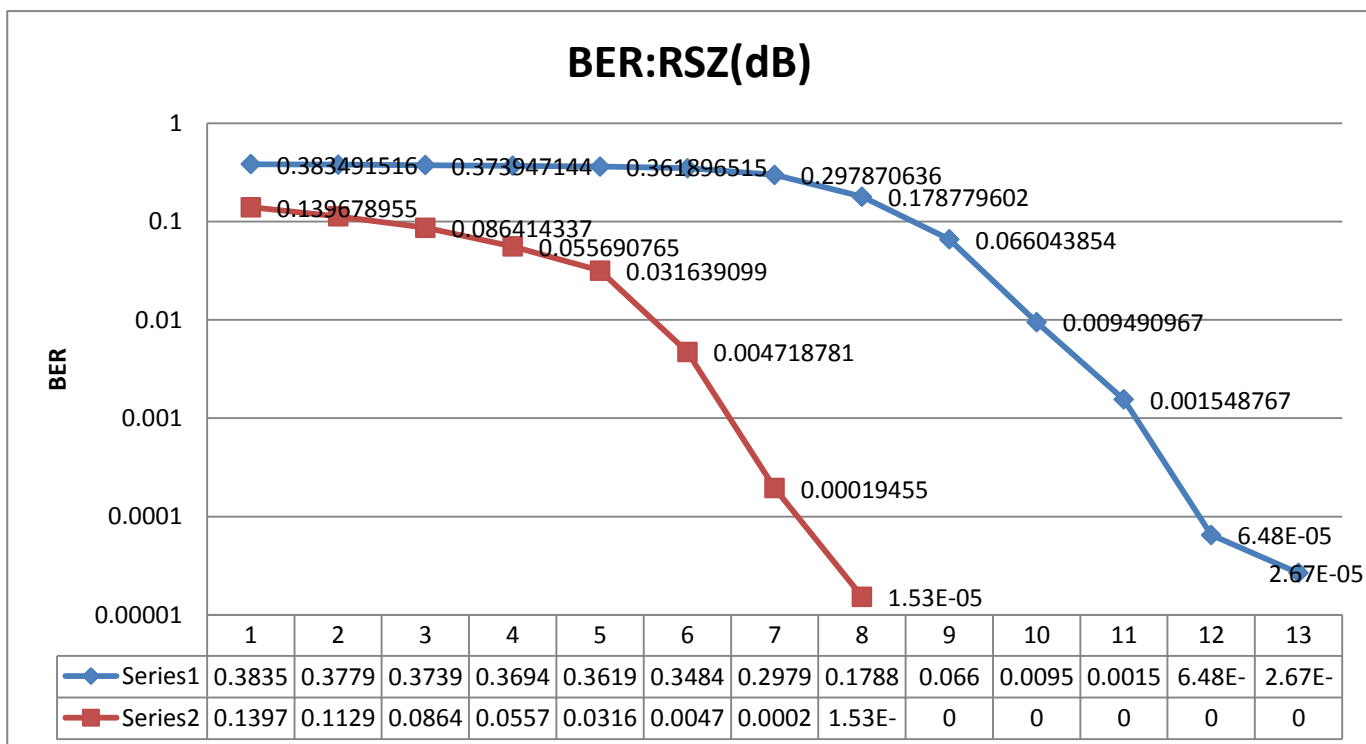
În figura 4.2 de mai jos este rezultatul simulării efectuate cu o matrice de verificare a parității de dimensiunile 256 x 512, cu o lungime a mesajului de 1024 de biți, testul repetându-se de **15 ori** de această dată.



**Figura 4.2 BER in funcție de RSZ, iterații variabile**

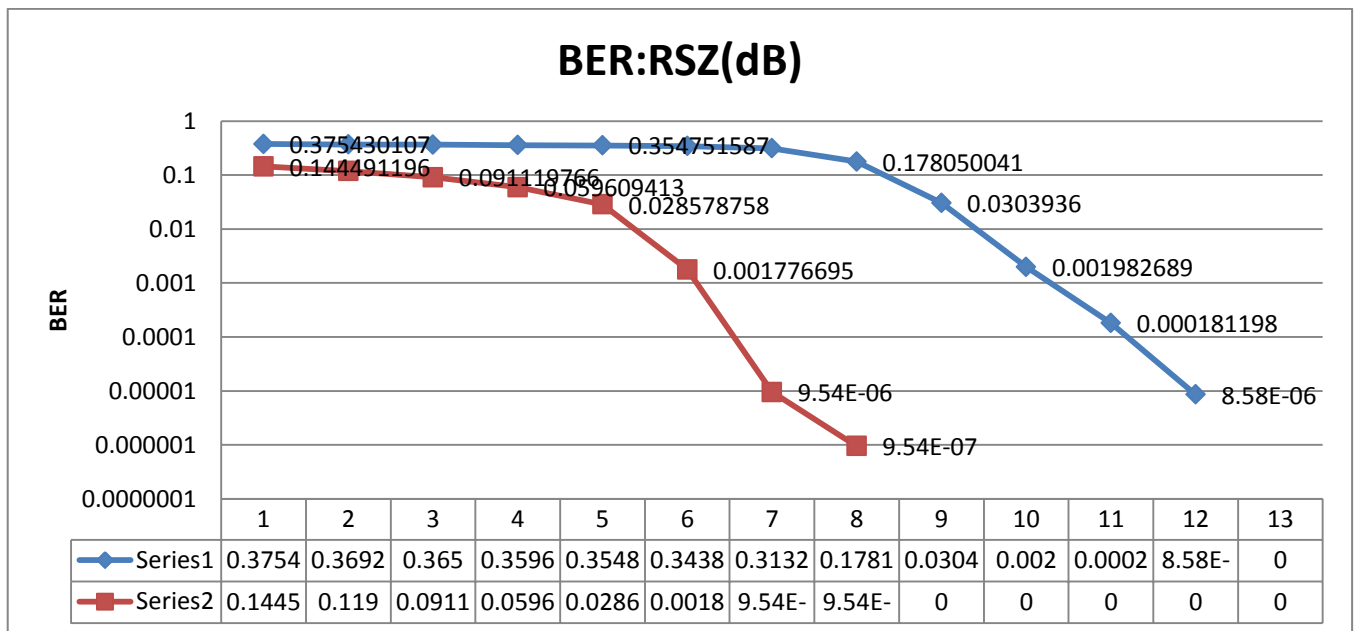
2. În a doua situație se păstrează lungimea mesajului și numărul de iterații constante și se variază dimensiunile matricilor.

În figura 4.3 de mai jos este rezultatul simulării efectuate cu o matrice de verificare a parității de dimensiunile **128 x 256**, cu o lungime a mesajului de 1024 de biți, testul repetându-se de 5 ori.



**Figura 4.3 BER in funcție de RSZ, dimensiunea matricii variabilă**

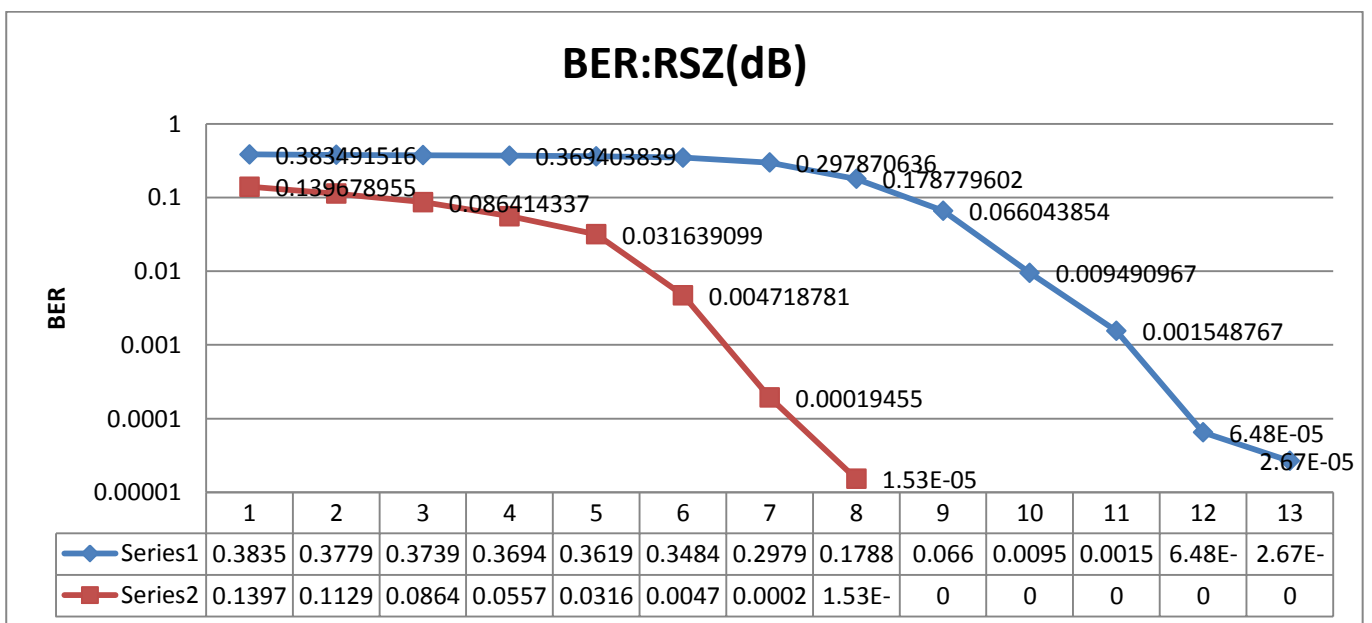
În figura 4.4 de mai jos este rezultatul simulării efectuate cu o matrice de verificare a parității de dimensiunile **512 x 1024**, cu o lungime a mesajului de 1024 de biți, testul repetându-se de 5 ori.



**Figura 4.4 BER in funcție de RSZ, dimensiunea matricii variabilă**

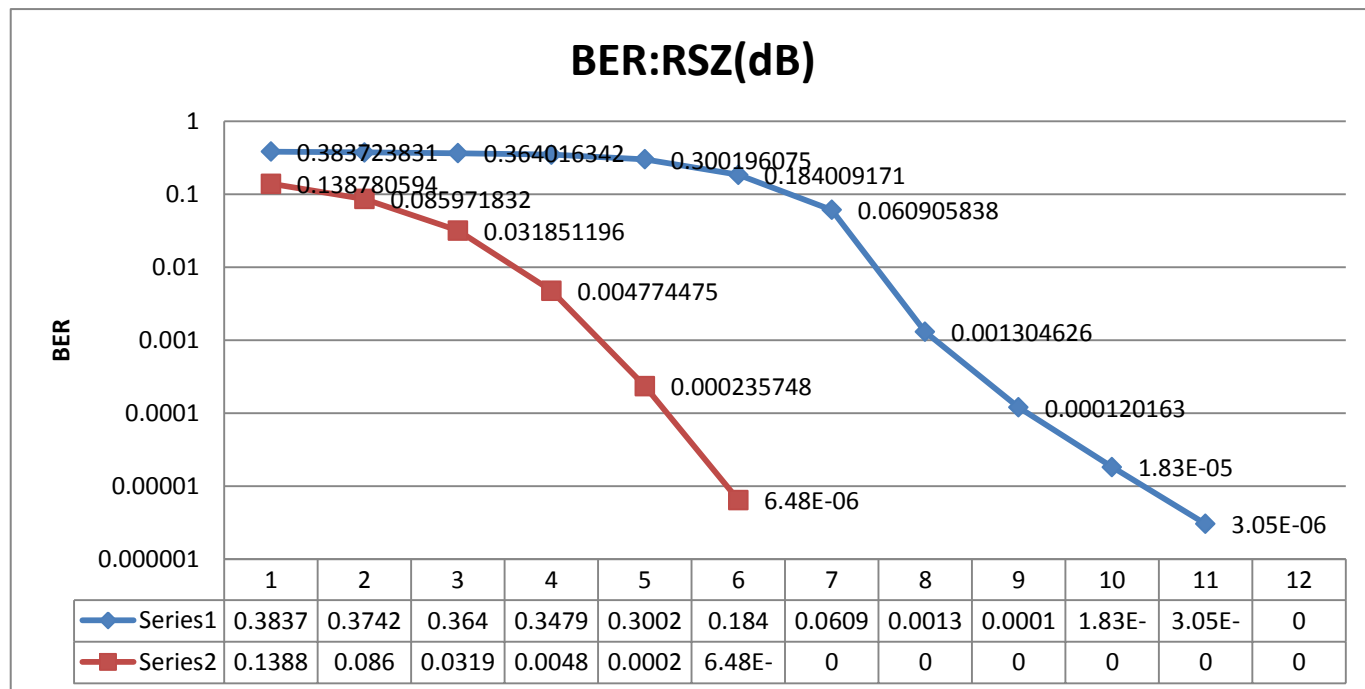
3. În a treia situație se variază dimensiunea mesajului dar se pastreaza constant numarul de iteratii și dimensiunea matricilor.

În figura 4.5 de mai jos este rezultatul simulării efectuate cu o matrice de verificare a parității de dimensiunile 128 x 256, cu o lungime a mesajului de **1024** de biți, testul repetându-se de 5 ori.



**Figura 4.5 BER in funcție de RSZ, lungimea mesajului variabilă**

În figura 4.6 de mai jos este rezultatul simulării efectuate cu o matrice de verificare a parității de dimensiunile 128 x 256, cu o lungime a mesajului de **10240** de biți, testul repetându-se de 5 ori.



**Figura 4.6 BER în funcție de RSZ, lungimea mesajului variabilă**

Se observă că în cazul primului set de simulări performanța obținută cu 15 iterații este mai bună decât în cazul repetării testului de doar 5 ori. În cazul algoritmului hard –decision performanțele sunt aproximativ aceleași în ambele cazuri, pe când algoritmul soft – decision obține performanțe mai bune, lucru vizibil prin modul în care descrește rata de eroare: în cazul în care am efectuat doar 5 iterații observăm ca o rată de erori acceptabilă se obține începând cu un raport semnal zgomot de 5 dB. În cazul în care s-au efectuat 15 iterații se observă că raportul semnal zgomot de la care algoritmul de decodare se poate folosi cu erori minime scade la 5 la 4 dB.

Pentru al doilea scenariu de simulări, în care se variază dimensiunea matricilor se observă o dată cu creșterea matricii se obține o rată de erori mai bună în cazul algoritmului soft – decision și performanțe mai bune un RSZ mai mic. Pentru matricea de dimensiuni 128 x 256 se vede ca putem folosi codul de la un RSZ de 8 dB, iar când matricea crește la dimensiunea de 512 x 1024, se observă ca obținem aleseși erori pentru un RSZ de aproximativ 6.5 dB. Același lucru se observă și pentru algoritmul hard – decision, când în primul caz, eroarea acceptabilă o obținem de la un RSZ de 12 dB, iar în cazul al doilea RSZ scade la 11 dB și avem un BER mai bun.

Setul al treilea de rezultate ne arata ca o dată cu dimensiunea mesajului mai mare, scade si rata de erori, pentru ambii algoritmi testați. Se vede că cazul al doilea în care mesajul este de 10 ori mai mare decat în primul caz, s-au obținut rate de erori mai bune si un RSZ mai mic pentru ambii algoritmi: BER-ul scade cu un ordin de mărime, iar RSZ cu aproximativ 2 unități.

În general, algoritmul soft – decision este superior algoritmului hard – decision dupa cum ne asteptam. Algoritmul hard decision se foloseste in general pentru simulari in laborator, tutoriale pentru intelegerea codurilor, deoarece nu implica calcul probabilistic.





### III. Concluzii

Această lucrare prezintă conceptele impotante ale codruilor de control al parității cu densitate mică (LDPC): codarea, decodarea, principalii algoritmi folosiți pentru decodare. Codurile LDPC au fost studiate intens în ultimii ani și s-au facut progrese imense, de la introducerea loc de către Gallager în 1963, în înțelegerea și abilitatea de a proiecta decodarea iterativă. Rezultatele obținute de cercetatori ca David J. C. MacKay [2] și Jing Li, Krishna R. Narayanan, Costas N. Georghiades [21], arată că aceste coduri se apropie de limita lui Shannon la aproximativ 0.04 dB la un BER de  $10^{-6}$  și o lungime a blocului de date de  $10^7$ [17]. Se observă din simulările efectuate că performanțele algoritmului soft- decision sunt net superioare algoritmului hard – decision și comparabile cu cele existente în domeniu la momentul actual. Un dezavantaj al acestor coduri este complexitatea codorului și după cum se observă din simulările efectuate lungimea mesajului trebuie să fie mare, ceea ce implică timpi de decodare foarte mari. O soluție pentru această problemă o reprezintă calculul paralel (pentru mai multe delaii a se vedea [22], iar pentru mai detalii privind implementarea hardware, care nu s-a abordat în aceasta lucreare, a se vedea [23]).

## Referințe

- [1] **R. G. Gallager**, *Low-Density Parity-Check Codes*. Cambridge, MA: MIT Press, 1963.
- [2] **D. J. C. MacKay**, “Good error-correcting codes based on very sparse matrices,” *IEEE Trans. Inform. Theory*, vol. 45, no. 2, pp. 399–431, March 1999.
- [3] **Prof. Dr. ing. Inge Gavut** Curs TTI 2003 (sem. vara)
- [4] <http://www.scientia.ro/stiinta-la-minut/119-concepte-explicate-in-60-de-secunde/3144-ce-este-limita-shannon.html> accesat la 03.06.2014 17:58
- [5] <http://mathworld.wolfram.com/Error-CorrectingCode.html> accesat la 03.06.2014 17:58
- [6] [http://stud.usv.ro/TTI/LAB/Lab\\_5\\_2010\\_2011.pdf](http://stud.usv.ro/TTI/LAB/Lab_5_2010_2011.pdf) accesat la 03.06.2014 17:58
- [7] **R. M. Tanner**, “A recursive approach to low complexity codes,” *IEEE Trans, Inform. Theory*, vol IT-27, pp. 533-547, Sept. 1981.
- [8] **Sarah J. Johnson**, “Introducing Low-Density Parity-Check Codes”, School of Electrical Engineering and Computer Science, The University of Newcastle, Australia
- [9] **D. J. C. MacKay**, “Good error-correcting codes based on very sparse matrices,” *IEEE Trans. Inform. Theory*, vol. 45, no. 2, pp. 399–431, March 1999.
- [10] **D. A. Spielman**, “Linear-time encodable and decodable error-correcting codes.” *IEEE Trans. Inform. Theory*, vol. 42, no. 6, pp. 1723 -1731, Nov. 1996.
- [11] **M. G. Luby, M. A. Shokrollahi, M. Mizenmacher, D. A. Spielman**, “Improved low-density parity-check codes using irregular graphs,” *IEEE Trans, Inform, Theory*, vol. 47, no. 2, pp. 585-598, Feb. 2001.
- [12] **R. Echard și S. C. Chang**, „The  $\pi$ -rotation low-density parity check code.” In Proc. GLOBECOM 2001, vol. 2, San Antonio, TX, 2001, pp. 980-484
- [13] **M. Sipser și D. A. Spielman**, „Expander codes.” *IEEE Trans, Inform, Theory*, ol. 42, no. 6, pp. 1710-1722, Nov. 1996 [14] **T. Zhang și K. K. Parhi**, “Joint (3,k)-regular LDPC code and decoder/encoder design.” *IEEE Trans. Sig. Proc.*, vol. 52, no. 4, pp. 1065-1079, Apr. 2004.
- [15] **St. Stancescu, C. Sandu**, „Random Interleaver Design in Turbo Coding for Digital Magnetic Recording Channel”, [Information & Communication Technology Electronics & Microelectronics \(MIPRO\), 2013 36th International Convention](#), pp. 137-139 , May 2013
- [16] **Tuan Ta**, “A Tutorial on Low Density Parity-Check Codes”, The University of Texas at Austin
- [17] **B. M. J. Leiner**, “LDPC Codes – a brief Tutorial,” April 2005.
- [18] **T. J. Richardson și R. L. Urbanke**, “Efficient encoding of low-density parity-check codes,” *IEEE Trans. Inform. Theory*, vol. 47, no. 2, pp. 638–656, February 2001.
- [19] **S. B. Wicker**, „Error Control Systems for Digital Communication and Storage”. Upper Saddle River, NJ 07458: Prentice Hall, 1995.
- [20] **S. Lin and D. J. Costello Jr.**, *Error Control Coding*, 2nd ed. New Jersey: Prentice Hall, 2004.
- [21] **Jing Li, Krishna R. Narayanan, Costas N. Georgiades**, „On the Performance of High-Rate TPC/SPC Codes and LDPC Codes Over Partial Response Channels”, *IEEE TRANSACTIONS ON COMMUNICATIONS*, VOL. 50, NO. 5, pp 723 – 734, MAY 2002.
- [22] **Esa Alghonaim, Aiman El-Maleh, Adnan Al-Andalusi** “PARALLEL COMPUTING PLATFORM FOR EVALUATING LDPC CODES PERFORMANCE”, 2007 IEEE International

Conference on Signal Processing and Communications (ICSPC 2007), pp.175-160 24-27 November 2007, Dubai, United Arab Emirates

[23]**Marjan Karkooti, Predrag Radosavljevic, Joseph R. Cavallaro**, “*Configurable, High Throughput, Irregular LDPC Decoder Architecture: Tradeoff Analysis and Implementation*,” Rice Digital Scholarship Archive, September 01, 2006.

## Anexa Cod Sursă

\*\*\*\*decodeLogDomain.cpp\*\*\*\*

```
#include "global.h"
```

```
int *decodeLogDomain(float *rx, int **H, int N0, int iteration, float **Lrji, float **Pibetaij, float
**Lqij, int *r1, int *c1, int *r, int *c, float *Lci, int **alphaij, float **betaij, int *vHat)
{
    int i, j;
    int M = _msize(H)/sizeof(H)-1;
    int N = _msize(H[1])/sizeof(H[1])-1;
    int k, n, l, t;
    float sumOfPibetaij;
    float prodOfalphaij, PiSumOfPibetaij;
    float LQi;
    int jj;
    for(k = 1; k <= N; k++)
    {
        Lci[k] = (-4*(float)rx[k]/N0);
    }
    Lrji = (float**)zeros(M, N, (int**)Lrji);
    Pibetaij = (float**)zeros(M, N, (int**)Pibetaij);
    Lqij = (float**)zeros(M, N, (int**)Lqij);
    for(k = 1; k <= M; k++)
        for(t = 1; t <= N; t++)
        {
            Lqij[k][t] = (float)H[k][t]*Lci[t];
        }
    jj = 1;
        for(k = 1; k <= N; k++)
            for(j = 1; j <= M; j++)
            {
                if(H[j][k])
                {
                    r[jj] = j;
                    c[jj] = k-1+1;
                    jj++;
                }
            }
    for (n = 1; n <= iteration; n++)
    {
        for(k = 1; k <= M; k++)
            for(t = 1; t <= N; t++)
            {
                alphasij[k][t] = Lqij[k][t]>0?1:((Lqij[k][t]==0)?0:-1);
            }
        for(k = 1; k <= M; k++)
            for(t = 1; t <= N; t++)
            {
                betaij[k][t] = Lqij[k][t]>0?Lqij[k][t]:-1*Lqij[k][t];
            }
    }
}
```

```

    }

    for (l = 1;l<=(jj-1);l++)
    {
        Pibetaij[r[l]][c[l]] = log((exp(betaij[r[l]][c[l]]+1)/(exp(betaij[r[l]][c[l]]-1)));
    }
    for (i = 1;i<=M;i++)
    {
        jj = 1;

        for(k = 1;k<=N;k++)
        {
            if(H[i][k]!=0)
            {
                c1[jj] = k;
                jj++;
            }
        }
        for( k = 1;k<=(jj-1);k++)
        {

            sumOfPibetaij = 0;
            prodOfalphaij = 1;
            for(int hh = 1;hh<=(jj-1);hh++)
            {
                sumOfPibetaij += (float)Pibetaij[i][(int)c1[hh]];
            }
            sumOfPibetaij -= (float)Pibetaij[i][(int)c1[k]];
            if (sumOfPibetaij < (float)(1e-20))
                sumOfPibetaij = (float)(1e-10);
            PiSumOfPibetaij = log((exp(sumOfPibetaij) + 1)/(exp(sumOfPibetaij) - 1));

            prodOfalphaij = 1;
            for(int ll = 1;ll<=(jj-1);ll++)
            {
                prodOfalphaij *= alphaij[i][(int)c1[ll]];
            }
            prodOfalphaij *= alphaij[i][(int)c1[k]];
            Lrji[i][(int)c1[k]] = prodOfalphaij*PiSumOfPibetaij;
        }
    }

    for (j = 1;j<=N;j++)
    {
        jj = 1;
        for(k = 1;k<=M;k++)
        {
            if(H[k][j]!=0)

```

```

        {
            r1[jj] = k;
            jj++;
        }
    }
    for (k = 1;k<=(jj-1);k++)
    {
        Lqij[r1[k]][j] = Lci[j] - Lrji[r1[k]][j];
        for(int gg = 1;gg<=(jj-1);gg++)
        {
            Lqij[r1[k]][j] += Lrji[r1[gg]][j];
        }
    }

    LQi = Lci[j];
    for(int z = 1;z<=(jj-1);z++)
        LQi += (float)Lrji[r1[z]][j];

    if (LQi < 0)
        vHat[j] = 1;
    else
        vHat[j] = 0;
}

}

return vHat;
}

```

\*\*\*\* decodeBitFlip.cpp\*\*\*\*

```

#include "global.h"
int *decodeBitFlipping(float *rx, int **H,int iteration)
{

    int M = _msize(H)/sizeof(H)-1;
    int N = _msize(H[1])/sizeof(H[1])-1;

    float *ci = (float*)sign_V(rx);
    for(int hh = 1;hh<=length((float*)rx);hh++)
        ci[hh] = (ci[hh]+1)/2;
    int **rji = new int *[M+1];

    for( int k = 0;k<=M;k++)
    {
        rji[k] = new int [N+1];
    }
}

```

```

rji = zeros(M, N,rji);

int **qij;
int *c1,*r1;

c1 = new int [N+1];
int **ff;
int numOfOnes;
int * vHat= new int [M+1];

qij = new int *[M+1];
int k,t,n,i,j,uu,jj;
for(k = 1;k<=M;k++)
{
    qij[k] = new int [N+1];

}
for(k = 1;k<=M;k++)
    for(t = 1;t<=N;t++)
    {

        qij[k][t] = H[k][t]*ci[t];

    }

float tempf;
for (n = 1;n<=iteration;n++)
{

    for (i = 1;i<=M;i++)
    {

        jj = 1;

        for(k = 1;k<=N;k++)
        {
            if(H[i][k]!=0)
            {
                c1[jj] = k;
                jj++;
            }
        }
        for (k = 1;k<=(jj-1);k++)
        {
            tempf = 0;
            for(int zz = 1;zz<=(jj-1);zz++)
            {
                tempf += qij[i][c1[zz]];
            }

            rji[i][c1[k]] = ((int)tempf + (int)qij[i][c1[k]])%2;
            if(rji[i][c1[k]]<0)

```

```

        rji[i][c1[k]] = (-1)*rji[i][c1[k]];

    }

}

for (j = 1;j<=N;j++)
{

    jj = 1;
    for(k = 1;k<=M;k++)
    {
        if(H[k][j]!=0)
        {
            r1[jj] = k;
            jj++;
        }
    }

    ff = new int* [jj-1];
    for( uu = 1;uu<=(jj-1);uu++)
    {
        ff[uu] =new int [N+1];
    }

    for( uu = 1;uu<=(jj-1);uu++)
        ff[uu][j] = rji[r1[uu]][j];

int numOfOnes = length((float*)find_Row2(ff,j));
for (k = 1;k<=length((float*)r1);k++)
{
    if ((numOfOnes + ci[j]) >= (length((float*)r1) - numOfOnes + rji[r1[k]][j]))
        qij[r1[k]][j] = 1;
    else
        qij[r1[k]][j] = 1;
}

if ((numOfOnes + ci[j]) >= (length((float*)r1) - numOfOnes))
    vHat[j] = 1;
else
    vHat[j] = 0;

}

}

return vHat;
}
float *sign_V(float *Lqij)
{
    int M = _msize(Lqij)/sizeof(Lqij)-1;

```



```

float *alphaij;
int t;
alphaij = new float [M+1];

for(t = 1;t<=M;t++)
{
    alphaij[t] = Lqij[t]>0?1:-1;
}
return alphaij;
}

```

**\*\*\*\* ldpcBER.cpp \*\*\*\***

```

#include "global.h"
#include <math.h>
int **makeLdpc(int M,int N, int, int, int onePerCol);
float progress;
float* ldpcBER(int M,int N,int method,int noCycle,int onePerCol,int iter,int frame)
{

    float *ber1,*ber2;
    float *result_Yval;
    char ccc[20];
    int *vhat2 = new int [N+1];
    int **newH = NULL;
    float *EbN0;
    int **H;
    int *bpskMod;
    int *r1,*c1;
    c1 = new int[N+1];
    r1 = new int [M+1];
    float *tx;
    int **dSource;
    int *uk;
    double jjjj = sqrt(2*pi)*N;
    {
        FILE *fp;
        fp = fopen("ldpcBER_log.txt","w");
        fclose(fp);
    }

    int strategy = 2;
    EbN0 = new float[7];
    EbN0[0] = 0;
    EbN0[1] = 0;
    EbN0[2] = 1;
    EbN0[3] = 2;
    EbN0[4] = 3;
    EbN0[5] = 4;
    EbN0[6] = 5;

```

```

int i,j,k,p;
H = makeLdpc(M, N, 1, 1, onePerCol);

/* {
    FILE *fp;

    fp = fopen("ldpcBER_log.txt","a");
    fwrite("-----H-----",1,strlen("-----H-----"),fp);
    fwrite("\r\n",1,strlen("\r\n"),fp);
    for(int ii = 1;ii<=M;ii++)
    {
        for(int jj = 1;jj<=N;jj++)
        {

            sprintf(ccc,"%d ",H[ii][jj]);
            fwrite(ccc,1,strlen(ccc),fp);

        }
        fwrite("\r\n",1,strlen("\r\n"),fp);
    }
    fwrite("\r\n",1,strlen("\r\n"),fp);
    fclose(fp);
}

*/

int size = 6;//length(EbN0);

ber1 = new float [size+1];
ber2 = new float [size+1];
result_Yval = new float [2*size+1];


int num1;
int num2;
bpskMod = new int [2*M+1];
tx = new float [2*M+1];

dSource = new int*[M+1];
uk = new int [2*M+1];


float **Lqij = new float *[M+1];
int **alphaij = new int *[M+1];

float *Lci = new float [N+1];

for(k = 0;k<=M;k++)

```

```

{
    Lqij[k] = new float [N+1];
    alphaij[k] = new int [N+1];

}
float **Lrji = new float *[M+1];
float **Pibetaij = new float *[M+1];

for( int k = 0;k<=M;k++)
{
    Lrji[k] = new float [N+1];
    Pibetaij[k] = new float [N+1];

}

for(i = 0;i<=M;i++)
{
    dSource[i] = new int [frame+1];
}

int **dSource_param;
dSource_param =new int *[frame+1];
for(k = 0;k<=frame;k++)
{
    dSource_param[k] = new int [M+1];
}
float rat1, rat2;
float N0 ;float xxx;
float yy;int ii;

float **betaij;
betaij = new float *[M+1];
for(int tt = 0;tt<=M;tt++)
{
    betaij[tt] = new float [N+1];
}

int *cr = new int [M+1];
int *tmp1 = new int [M+1];
int *tmp2 = new int [M+1];
int *z= new int [M+1];
int *r = new int [M*N+1];

int *c = new int [M*N+1];

int *r2 = new int [M+1];

```

```

int *c2 = new int [M+1];

int *vhat1 = new int [N+1];

int **F = new int*[M+1];

for(i = 0;i<=M;i++)
{
    F[i] = new int[N+1];
}
int **U = new int *[M+1];
int **L = new int *[M+1];

for( int k = 0;k<=M;k++)
{
    U[k] = new int [N-M+1];
    L[k] = new int [N-M+1];

}

int **GG= new int *[M];

for(i = 0;i<M;i++ )
{
    GG[i] = new int [M];
}

float **inv_U = new float *[M];
for( i = 0;i<M;i++)
{
    inv_U[i] = new float [M];
}

int **A = new int *[M+1];
for(i = 0;i<=M;i++)
{
    A[i] = new int [M+1];
}
int *mul = new int [M+1];

for (i = 1;i<=size;i++)

{

    ber1[i] = 0;
    ber2[i] = 0;

```

```

for(p = 1;p<=M;p++)
{
    for(int s = 1;s<=frame;s++)
    {
        int ftemp = (rand()%RAND_MAX);
        dSource[p][s] = ((float)ftemp /RAND_MAX)>0.5?1:0;
    }
}

float cnt;
if (iter>5)
    cnt=pow(iter1,i/frame1);
else
    cnt=pow(iter1,(i-1)/frame2);

for (j = 1;j<=frame;j++)
{

    for(k = 1;k<=M;k++)
    {
        dSource_param[j][k] = dSource[k][j];
    }

    //
    cr = makeParityChk(dSource_param[j], H,M,N,
        strategy,newH,r2,c2,r,c,F,U,L,cr,tmp1,tmp2,z,GG,inv_U,A,mul);
/*
    {
        FILE *fp;

        fp = fopen("ldpcBER_log.txt","a");
        fwrite("-----c-----",1,strlen("-----c-----"),fp);
        fwrite("\r\n",1,strlen("\r\n"),fp);
        for(int ii = 1;ii<=M;ii++)
        {

            sprintf(ccc,"%d ",cr[ii]);
            fwrite(ccc,1,strlen(ccc),fp);

        }
        fwrite("\r\n",1,strlen("\r\n"),fp);
        fclose(fp);
    }
*/

    newH = H;
    for(k = 1;k<=M;k++)
    {
        uk[k] = cr[k];
    }
}

```

```

    }

    for(k = M+1;k<=(2*M);k++)
    {
        uk[k] = dSource_param[j][k-M];
    }

/*
    {
        FILE *fp;

        fp = fopen("ldpcBER_log.txt","a");
        fwrite("-----u-----",1,strlen("-----u-----"),fp);
        fwrite("\r\n",1,strlen("\r\n"),fp);
        for(int ii = 1;ii<=2*M;ii++)
        {

            sprintf(ccc,"%d ",uk[ii]);
            fwrite(ccc,1,strlen(ccc),fp);

        }
        fwrite("\r\n",1,strlen("\r\n"),fp);
        fclose(fp);
    }
*/

    for(k = 1;k<=(2*M);k++)
    {
        bpskMod[k] = 2*uk[k]-1;
    }
    N0 = (1/(float)(exp(EbN0[i]*log(10.0)/10)));
    for(k = 1;k<=(2*M);k++)
    {
        xxx = sqrt(N0);///jjjj;
        xxx *= normalDistribution(rand()%N,N);

        tx[k] = bpskMod[k] + xxx;
    }
/* {
    FILE *fp;

    fp = fopen("ldpcBER_log.txt","a");
    fwrite("-----tx-----",1,strlen("-----tx-----"),fp);
    fwrite("\r\n",1,strlen("\r\n"),fp);
    for( ii = 1;ii<=N;ii++)
    {

        sprintf(ccc,"%f ",tx[ii]);
        fwrite(ccc,1,strlen(ccc),fp);

```

```

    }
    fwrite("\r\n",1,strlen("\r\n"),fp);
    fclose(fp);

}
*/
    vhat1 = decodeLogDomain(tx, newH, N0, iter, Lrji, Pibetaij, Lqij, r1, c1, r, c ,Lci,
    alphaij, betaij, vhat1);
    /*
    {

        FILE *fp;

        fp = fopen("ldpcBER_log.txt","a");

        fwrite("-----vhat1-----",1,strlen("-----vhat1-----"),fp);
        fwrite("\r\n",1,strlen("\r\n"),fp);
        for( ii = 1;ii<=N;ii++)
        {

            sprintf(ccc,"%d ",vhat1[ii]);
            fwrite(ccc,1,strlen(ccc),fp);

        }
        fwrite("\r\n",1,strlen("\r\n"),fp);
        fclose(fp);

    }
    */
    vhat2 = decodeLogDomainSimple(tx, newH,
    iter,Lqij,alphaij,betaij,r1,c1,Lrji,Lci,vhat2);

    /* {

        FILE *fp;

        fp = fopen("ldpcBER_log.txt","a");
        fwrite("-----tx-----",1,strlen("-----tx-----"),fp);
        fwrite("\r\n",1,strlen("\r\n"),fp);
        for( ii = 1;ii<=N;ii++)
        {

            sprintf(ccc,"%f ",tx[ii]);
            fwrite(ccc,1,strlen(ccc),fp);

        }
        fwrite("\r\n",1,strlen("\r\n"),fp);

```

```

        fwrite("-----vhat2-----",1,strlen("-----vhat2-----"),fp);
        fwrite("\r\n",1,strlen("\r\n"),fp);
        for( ii = 1;ii<=N;ii++)
        {
            sprintf(ccc,"%d ",vhat2[ii]);
            fwrite(ccc,1,strlen(ccc),fp);
        }
        fwrite("\r\n",1,strlen("\r\n"),fp);
        fclose(fp);

    }
    */
    num1 = biterr(vhat1, uk,&rat1);
    ber1[i] = (ber1[i] + rat1);

    num2 = biterr(vhat2, uk,&rat2);
    ber2[i] = (ber2[i] + rat2);
    progress = (float)((i-1)*frame+j)/(size*frame)*100;
}
ber1[i] = ber1[i]/(frame*cnt);
ber2[i] = ber2[i]/(frame*cnt);

}
for(i = 1;i<=size;i++)
    result_Yval[i] = ber1[i];
for(i = size+1;i<=(2*size);i++)
    result_Yval[i] = ber2[i-size];

{
    FILE *fp;

    fp = fopen("ldpcBER_log.txt","a");
    fwrite("-----ber1-----",1,strlen("-----ber1-----"),fp);
    fwrite("\r\n",1,strlen("\r\n"),fp);
    for(int ii = 2;ii<=6;ii++)
    {

        sprintf(ccc,"%f ",ber1[ii]);
        fwrite(ccc,1,strlen(ccc),fp);

    }

    fwrite("\r\n",1,strlen("\r\n"),fp);
    fwrite("-----ber2-----",1,strlen("-----ber2-----"),fp);
    fwrite("\r\n",1,strlen("\r\n"),fp);
    for( ii = 2;ii<=6;ii++)
    {
        sprintf(ccc,"%f ",ber2[ii]);

```



```

        fwrite(ccc,1,strlen(ccc),fp);
    }
    fwrite("\r\n",1,strlen("\r\n"),fp);
    fclose(fp);
}

delete ber1,ber2,result_Yval,vhat1,vhat2,newH,EbN0,H,bpskMod,tx,dSource,uk;

return result_Yval;
}
double normalDistribution(double x,int N)
{
    int i;
    double a=0,b=x;
    double s,h,sum=0.;
    h=(b-a)/N;
    for( i = 0;i<=N;i++)
    {
        sum = sum + exp(-(a+i*h)*(a+i*h)/2.);
    }
    sum = 0.0+ h*sum/3./sqrt((N-2)*atan(1.));

    return sum;
}
int length(float *EbN0)
{
    int size = _msize(EbN0)/sizeof(EbN0)-1;

    return size;
}
int biterr(int *V,int *F,float *ratio)
{
    int number=0;

    int m = _msize(V)/sizeof(V)-1;
    int max_bits = 0;
    max_bits = V[1];
    int i;
    for( i = 1;i<=m;i++)
    {
        if(V[i] > max_bits)
            max_bits = V[i];
        if(F[i] > max_bits)
            max_bits = F[i];
    }

    max_bits = (log((double)max_bits)/log(2.0))+0.1+1;
    int divide_F = max_bits*m;

```

```

for( i = 1;i<=m;i++)
{

    for(int j = 0;j<max_bits;j++)
    {
        if(((V[i]^F[i])>>j)&1)
            number++;
    }
}
*ratio = (float)number/divide_F;
return number;
}

```

**\*\*\*\*PRMLDlg.cpp\*\*\*\***

```

#include "stdafx.h"
#include "PRML.h"
#include "Grafic.h"
#include "PRMLDlg.h"
#include "OptiuniDlg.h"
#include "GenerareDlg.h"
#include "DetaliiPaul.h"
#include "DetaliiCris.h"
#include "DetaliiCatalin.h"
#include "ZgomotDlg.h"
#include "Sxbutton.h"
#include "DetaliiLI.h"
#include "MBTOCDlg2.h"
#include <math.h>
#include "Option.h"

//VARIABLE GLOBALE
CProgressCtrl m_progresbar;
BOOL grafic1=FALSE;
BOOL grafic2=FALSE;
BOOL grafic3=FALSE;
int STOP;
int progres=0;
CEdit m_Info;
CEdit m_starttimer;
CEdit m_endtimer;
CString m_SymInfo;
CSXButton m_egalizare;
CSXButton m_rulare;
CSXButton m_optiuni;

```

```

CSXButton    m_vizual;
CSXButton    m_eyedg;
CSXButton    m_STOPSim;
CSXButton    m_display;
CSXButton m_generare;
CSXButton m_exit;
CSXButton m_despre;
CSXButton m_bZgomot;
CSXButton m_bINFO;
CCanal pCanal(0);

```

#### //VARIABLE EXTERNE

```

extern int codRLL;
extern int STOP_FLAG;
extern int m_contorOy;
extern int exceptie;
extern BOOL m_sequence;
extern BOOL m_decoder;
extern int pondere;
extern int real_length;
extern float BER_meniu;
extern int contor_test;
extern BOOL m_test;
extern int file_length;
extern BOOL zgomot;
extern CString detector;
extern CString canal;
extern int m_iter;
extern int m_tipCanal;
extern int m_tipDetector;
extern int m_tipSova;
extern int m_nrPasi;
extern double m_densitatea;
extern double m_RSZ;
extern double m_rata;
extern BOOL m_bEgalizare;
extern BOOL m_bSecventaRLL;
extern int m_RLLD;
extern int m_RLLK;
extern int m_lungFisTemp;
extern int m_lungFisier;
extern int setchannel;
extern double m_RSZhigh;
extern double m_RSZlow;
extern double m_DENSHigh;
extern double m_DENSLow;
extern double m_dispersia;
extern BOOL bIsLDPC;

```

```

#ifdef _DEBUG
#define new DEBUG_NEW
#undef THIS_FILE

```

```

static char THIS_FILE[] = __FILE__;
#endif

// CAboutDlg dialog used for App About
class CAboutDlg : public CDialog
{
public:
    CAboutDlg();

// Dialog Data
   //{{AFX_DATA(CAboutDlg)
    enum { IDD = IDD_ABOUTBOX };
    CStatic m_icon;
    //}}AFX_DATA

    // ClassWizard generated virtual function overrides
   //{{AFX_VIRTUAL(CAboutDlg)
protected:
    virtual void DoDataExchange(CDataExchange* pDX);  // DDX/DDV support
    //}}AFX_VIRTUAL

// Implementation
protected:
   //{{AFX_MSG(CAboutDlg)
    virtual BOOL OnInitDialog();
    afx_msg void OnDetaliiPaul();
    afx_msg void OnDetaliiCatalin();
    afx_msg void OnButton6();
    //}}AFX_MSG
    DECLARE_MESSAGE_MAP()
public:
    afx_msg void OnBnClickedButton7();
};

CAboutDlg::CAboutDlg() : CDialog(CAboutDlg::IDD)
{
    //{{AFX_DATA_INIT(CAboutDlg)
    //}}AFX_DATA_INIT
}

void CAboutDlg::DoDataExchange(CDataExchange* pDX)
{
    CDialog::DoDataExchange(pDX);
    //{{AFX_DATA_MAP(CAboutDlg)
    DDX_Control(pDX, IDC_STATIC_ICON, m_icon);
    //}}AFX_DATA_MAP
}

BOOL CAboutDlg::OnInitDialog()
{
    CDialog::OnInitDialog();
    UpdateData();
}

```

```

HICON hIcon = AfxGetApp()->LoadStandardIcon(IDI_ASTERISK);
if(hIcon!=NULL)
    m_icon.SetIcon(hIcon);

return TRUE; // return TRUE unless you set the focus to a control
            // EXCEPTION: OCX Property Pages should return FALSE
}

BEGIN_MESSAGE_MAP(CAboutDlg, CDialog)
//{{AFX_MSG_MAP(CAboutDlg)
ON_BN_CLICKED(IDC_BUTTON1, OnDetaliiPaul)
ON_BN_CLICKED(IDC_BUTTON2, OnDetaliiCatalin)
ON_BN_CLICKED(IDC_BUTTON6, OnButton6)
ON_BN_CLICKED(IDC_BUTTON7, OnBnClickedButton7)
//}}AFX_MSG_MAP

END_MESSAGE_MAP()

////////////////////////////////////
// CPRMLDlg dialog

CPRMLDlg::CPRMLDlg(CWnd* pParent /*=NULL*/)
: CDialog(CPRMLDlg::IDD, pParent)
{
    //{{AFX_DATA_INIT(CPRMLDlg)
    m_tipCanal = m_canal.GetTipCanal();
    m_tipDetector = m_canal.GetTipDetector();
    m_SymInfo = _T("");
    //}}AFX_DATA_INIT
    // Note that LoadIcon does not require a subsequent DestroyIcon in Win32
    m_hIcon = AfxGetApp()->LoadIcon(IDR_MAINFRAME);
}

void CPRMLDlg::DoDataExchange(CDataExchange* pDX)
{
    CDialog::DoDataExchange(pDX);
    //{{AFX_DATA_MAP(CPRMLDlg)
    DDX_Control(pDX, IDC_RADIO_CLASIC, m_bclasic);
    DDX_Control(pDX, IDC_RADIO_CUPRAG, m_bprag);
    DDX_Control(pDX, IDC_RADIO_PR4, m_bpr4);
    DDX_Control(pDX, IDC_RADIO_EPR4, m_bep4);
    DDX_Control(pDX, IDC_RADIO_E2PR4, m_be2pr4);
    DDX_Control(pDX, IDC_RADIO_DFE, m_bdf);
    DDX_Control(pDX, IDC_RADIO_VITERBI, m_bviterbi);
    DDX_Control(pDX, IDC_RADIO2, m_bfdts);
    DDX_Control(pDX, IDC_RADIO3, m_bturbo);
    DDX_Control(pDX, IDC_RADIO5, m_bsova);
    DDX_Radio(pDX, IDC_RADIO_CLASIC, m_tipCanal);
    DDX_Radio(pDX, IDC_RADIO_CUPRAG, m_tipDetector);
    DDX_Control(pDX, IDC_PROGRESS2, m_progresbar);
    DDX_Control(pDX, IDC_EDIT2, m_starttimer);
}

```

```

DDX_Control(pDX, IDC_EDIT3, m_endtimer);
DDX_Control(pDX, IDC_EDIT1, m_Info);
DDX_Text(pDX, IDC_EDIT1, m_SymInfo);
DDX_Control(pDX, IDC_BUTTON10, m_optiuniLDPC);
DDX_Control(pDX, IDC_BUTTON9, m_simulareLDPC);
//}}AFX_DATA_MAP
}

BEGIN_MESSAGE_MAP(CPRMLDlg, CDialog)
//{{AFX_MSG_MAP(CPRMLDlg)
ON_WM_SYSCOMMAND()
ON_WM_PAINT()
ON_WM_QUERYDRAGICON()
ON_BN_CLICKED(ID_OPTIUNI, OnOptiuni)
ON_BN_CLICKED(ID_RULARE, OnRulare)
ON_BN_CLICKED(ID_GENERARE, OnGenerare)
ON_BN_CLICKED(ID_DESPRE, OnDespre)
ON_BN_CLICKED(ID_EGALIZARE, OnEgalizare)
ON_BN_CLICKED(IDC_BUTTON1, OnWaveForm)
ON_BN_CLICKED(IDC_RADIO_PR4, OnRadioPr4)
ON_BN_CLICKED(IDC_RADIO_EPR4, OnRadioEpr4)
ON_BN_CLICKED(IDC_RADIO_E2PR4, OnRadioE2pr4)
ON_BN_CLICKED(IDC_RADIO_DFE, OnRadioDfe)
ON_BN_CLICKED(IDC_RADIO_CLASIC, OnRadioClasic)
ON_BN_CLICKED(IDC_BUTTON2, OnSTOPSim)
ON_BN_CLICKED(IDC_BUTTON3, OnGrafic)
ON_BN_CLICKED(IDC_BUTTON4, OnZgomot)
ON_BN_CLICKED(IDC_BUTTON5, OnButton5)
ON_BN_CLICKED(IDC_RADIO3, OnTurbo)
ON_BN_CLICKED(IDC_RADIO_VITERBI, OnRadioViterbi)
ON_BN_CLICKED(IDC_RADIO2, OnRadio2)
ON_BN_CLICKED(IDC_RADIO_CUPRAG, OnRadioCuprag)
ON_BN_CLICKED(IDC_BUTTON7, OnEyeDG)
ON_BN_CLICKED(IDC_RADIO4, OnRadio4)
ON_BN_CLICKED(IDC_BUTTON9, OnButton9)
ON_BN_CLICKED(IDC_RADIO5, OnBnClickedRadio5)
ON_BN_CLICKED(IDC_BUTTON8, OnBnClickedButton8)
ON_BN_CLICKED(IDC_BUTTON10, OnButton10)
//}}AFX_MSG_MAP

END_MESSAGE_MAP()

////////////////////////////////////
// CPRMLDlg message handlers

BOOL CPRMLDlg::OnInitDialog()
{
    CDialog::OnInitDialog();
    // Add "About..." menu item to system menu.

    //Initializare butoane tip CSXButton (icon&text)

```

```

m_generare.SubclassDlgItem( ID_GENERARE, this /*parent*/ );
m_generare.SetIcon( IDI_ICON3, 32, 32 );

m_egalizare.SubclassDlgItem( ID_EGALIZARE, this /*parent*/ );
m_egalizare.SetIcon( IDI_ICON3, 32, 32 );

m_rulare.SubclassDlgItem( ID_RULARE, this /*parent*/ );
m_rulare.SetIcon( IDI_ICON3, 32, 32 );

m_STOPSim.SubclassDlgItem( IDC_BUTTON2, this /*parent*/ );
m_STOPSim.SetIcon( IDI_ICON15, 32, 32 );

m_exit.SubclassDlgItem( IDCANCEL, this /*parent*/ );
m_exit.SetIcon( IDI_ICON2, 22, 22 );

m_optiuni.SubclassDlgItem( ID_OPTIUNI, this /*parent*/ );
m_optiuni.SetIcon( IDI_ICON1, 32, 32 );

m_vizual.SubclassDlgItem( IDC_BUTTON1, this /*parent*/ );
m_vizual.SetIcon( IDI_ICON9, 30, 30 );

m_eyedg.SubclassDlgItem( IDC_BUTTON7, this /*parent*/ );
m_eyedg.SetIcon( IDI_ICON17, 30, 30 );

m_display.SubclassDlgItem( IDC_BUTTON3, this /*parent*/ );
m_display.SetIcon( IDI_ICON6, 30, 30 );

m_despre.SubclassDlgItem( ID_DESPRE, this /*parent*/ );
m_despre.SetIcon( IDI_ICON12, 30, 30 );

m_bZgomot.SubclassDlgItem( IDC_BUTTON4, this /*parent*/ );
m_bZgomot.SetIcon( IDI_ICON10, 32, 32 );

m_bINFO.SubclassDlgItem( IDC_BUTTON5, this /*parent*/ );
m_bINFO.SetIcon( IDI_ICON16, 32, 32 );

```

//Stop initializare

```

m_vizual.EnableWindow(FALSE);
m_eyedg.EnableWindow(FALSE);
m_STOPSim.EnableWindow(FALSE);
m_rulare.EnableWindow(FALSE);
m_egalizare.EnableWindow(FALSE);
// IDM_ABOUTBOX must be in the system command range.
ASSERT((IDM_ABOUTBOX & 0xFFF0) == IDM_ABOUTBOX);
ASSERT(IDM_ABOUTBOX < 0xF000);
CMenu* pSysMenu = GetSystemMenu(FALSE);
if (pSysMenu != NULL)
{
    CString strAboutMenu;
    strAboutMenu.LoadString(IDS_ABOUTBOX);
    if (!strAboutMenu.IsEmpty())

```

```

        {
            pSysMenu->AppendMenu(MF_SEPARATOR);
            pSysMenu->AppendMenu(MF_STRING, IDM_ABOUTBOX,
strAboutMenu);
        }
    }
    m_progresbar.SetRange(0,100);
    m_display.EnableWindow(FALSE);
    m_bturbo.SetCheck(1);
    m_optiuniLDPC.EnableWindow(false);
    m_simulareLDPC.EnableWindow(false);

    // Set the icon for this dialog. The framework does this automatically
    // when the application's main window is not a dialog
    SetIcon(m_hIcon, TRUE);           // Set big icon
    SetIcon(m_hIcon, FALSE);        // Set small icon

    return TRUE; // return TRUE unless you set the focus to a control
}

```

```

void CPRMLDlg::OnSysCommand(UINT nID, LPARAM lParam)
{
    if ((nID & 0xFFFF) == IDM_ABOUTBOX)
    {
        CAboutDlg dlgAbout;
        dlgAbout.DoModal();
    }
    else
    {
        CDialog::OnSysCommand(nID, lParam);
    }
}

```

// If you add a minimize button to your dialog, you will need the code below  
// to draw the icon. For MFC applications using the document/view model,  
// this is automatically done for you by the framework.

```

void CPRMLDlg::OnPaint()
{
    if (IsIconic())
    {
        CPaintDC dc(this); // device context for painting
        SendMessage(WM_ICONERASEBKGND, (LPARAM) dc.GetSafeHdc(), 0);

        // Center icon in client rectangle
        int cxIcon = GetSystemMetrics(SM_CXICON);
        int cyIcon = GetSystemMetrics(SM_CYICON);
        CRect rect;
        GetClientRect(&rect);
        int x = (rect.Width() - cxIcon + 1) / 2;
        int y = (rect.Height() - cyIcon + 1) / 2;
    }
}

```



```

        // Draw the icon
        dc.DrawIcon(x, y, m_hIcon);
    }
    else
    {
/*
        if(grafic1)
        {
            CGrafic grafic;
            grafic.OnPaint();
        }
*/
        CDialog::OnPaint();
    }
}

// The system calls this to obtain the cursor to display while the user drags
// the minimized window.
HCURSOR CPRMLDlg::OnQueryDragIcon()
{
    return (HCURSOR) m_hIcon;
}

void CPRMLDlg::OnOptiuni()
{
    m_progresbar.SetPos(0);
    m_starttimer.SetWindowText("");
    m_endtimer.SetWindowText("");
    m_SymInfo.Format("");
    m_Info.SetWindowText(m_SymInfo);
    COptiuniDlg dlgOptiuni(&m_canal);
    if(dlgOptiuni.DoModal()==IDOK)
    {
    }
}

void CPRMLDlg::OnEgalizare()
{
    CString str;
    m_starttimer.SetWindowText("");
    m_endtimer.SetWindowText("");
    // UpdateData();

    m_SymInfo.Format("Egalizarea datelor este in curs de desfasurare...");
    m_Info.SetWindowText(m_SymInfo);

    m_canal.SetTipDetector(m_tipDetector);
    m_canal.SetTipCanal(m_tipCanal);
    m_canal.OnEgalizare();
    if(m_tipCanal != CANAL_TURBO) {
        if((int)(ShellExecute(m_hWnd, "open", "textpad.exe",
m_canal.GetNumeFisierEgalizare(), NULL, SW_SHOW))<=32)

```

```

        AfxMessageBox("Eroare la executia aplicatiei textpad!");
    }
    else {
        if((int)(ShellExecute(m_hWnd, "open", "textpad.exe", "zgomot.txt", NULL,
SW_SHOW))<=32)
            AfxMessageBox("Eroare la executia aplicatiei textpad!");
        }
        m_rulare.EnableWindow(TRUE);
        m_egalizare.EnableWindow(FALSE);
    }

void CPRMLDlg::OnGenerare()
{
    CString str;
    m_starttimer.SetWindowText("");
    m_endtimer.SetWindowText("");
    m_SymInfo.Format("Generarea datelor este in curs de desfasurare...");
    m_Info.SetWindowText(m_SymInfo);

//    UpdateData();
    m_canal.SetTipDetector(m_tipDetector);
    m_canal.SetTipCanal(m_tipCanal);

    CGenerareDlg dlgGenerare(&m_canal);
    if(dlgGenerare.DoModal()==IDOK)
    {
        m_canal.Generare();
        m_rulare.EnableWindow(FALSE);
        m_egalizare.EnableWindow(TRUE);
    }
}

void CPRMLDlg::OnDespre()
{
    m_progresbar.SetPos(0);
    m_starttimer.SetWindowText("");
    m_endtimer.SetWindowText("");
    CAboutDlg dlgAbout;
    dlgAbout.DoModal();
}

void CPRMLDlg::OnRulare()
{
    m_progresbar.SetPos(0);
    CString str;
    if(m_canal.GetTest()==FALSE)
    {
        m_SymInfo.Format("Detectia si decodarea datelor sunt in curs de desfasurare...");
        m_Info.SetWindowText(m_SymInfo);
    }
//    UpdateData();
    m_canal.SetTipDetector(m_tipDetector);

```

```

m_canal.SetTipCanal(m_tipCanal);

if(m_canal.GetTest()==FALSE)
{
    m_canal.Rulare();
    m_rulare.EnableWindow(FALSE);
    m_egalizare.EnableWindow(FALSE);
}
else if(m_canal.GetTest()==TRUE)
{
    m_optiuni.EnableWindow(FALSE);
    m_vizual.EnableWindow(FALSE);
    m_eyedg.EnableWindow(FALSE);
    m_despre.EnableWindow(FALSE);
    if(m_canal.GetFullTest()==FALSE)
    {
        AfxBeginThread(FThread,NULL);
    }
    else if(m_canal.GetFullTest()==TRUE)
    {
        AfxBeginThread(FThread2,NULL);
    }
    m_STOPSim.EnableWindow(TRUE);
}
}

void CPRMLDlg::OnWaveForm()
{
    // TODO: Add your control notification handler code here
    m_progresbar.SetPos(0);
    m_starttimer.SetWindowText("");
    m_endtimer.SetWindowText("");
    UpdateData();
    if(m_tipCanal==CANAL_PRIV)
    {
        if((int)(ShellExecute(m_hWnd, "open", "pr4sim.exe",NULL, NULL,
SW_SHOW))<=32)
            AfxMessageBox("Eroare la executie!");
    }

    else if(m_tipCanal==CANAL_EPRIV)
    {
        if((int)(ShellExecute(m_hWnd, "open", "epr4sim.exe",NULL, NULL,
SW_SHOW))<=32)
            AfxMessageBox("Eroare la executie!");
    }
    else if(m_tipCanal==CANAL_E2PRIV)
    {
        if((int)(ShellExecute(m_hWnd, "open", "e2pr4sim.exe",NULL, NULL,
SW_SHOW))<=32)
            AfxMessageBox("Eroare la executie!");
    }
}

```

```

else if((m_tipCanal==CANAL_CLASIC)||(m_tipCanal==CANAL_DFE))
{
    AfxMessageBox("Forma de unda nu este disponibila!");
}
}

void CPRMLDlg::OnRadioPr4()
{
    // TODO: Add your control notification handler code here
    m_vizual.EnableWindow(TRUE);
    m_eyedg.EnableWindow(TRUE);
    m_bturbo.SetCheck(0);
    setchannel=0;
    m_tipCanal = CANAL_PRIV;
    //-----SOVA
    m_bsova.SetCheck(0);
    m_bsova.EnableWindow(false);
}

void CPRMLDlg::OnRadioEpr4()
{
    // TODO: Add your control notification handler code here
    m_vizual.EnableWindow(TRUE);
    m_eyedg.EnableWindow(TRUE);
    m_bturbo.SetCheck(0);
    setchannel=0;
    m_tipCanal = CANAL_EPRIV;
    //-----SOVA
    m_bsova.SetCheck(0);
    m_bsova.EnableWindow(false);
}

void CPRMLDlg::OnRadioE2pr4()
{
    // TODO: Add your control notification handler code here
    m_vizual.EnableWindow(TRUE);
    m_eyedg.EnableWindow(TRUE);
    m_bturbo.SetCheck(0);
    setchannel=0;
    m_tipCanal = CANAL_E2PRIV;
    //-----SOVA
    m_bsova.SetCheck(0);
    m_bsova.EnableWindow(false);
}

void CPRMLDlg::OnRadioDfe()
{
    // TODO: Add your control notification handler code here
    m_vizual.EnableWindow(FALSE);
    m_eyedg.EnableWindow(FALSE);
    m_bturbo.SetCheck(0);

```

```

        setchannel=1;
        m_tipCanal = CANAL_DFE;
    }

void CPRMLDlg::OnRadioClasic()
{
    // TODO: Add your control notification handler code here
    m_vizual.EnableWindow(FALSE);
    m_eyedg.EnableWindow(FALSE);
    m_bturbo.SetCheck(0);
    setchannel=0;
    m_tipCanal = CANAL_CLASIC;
    //-----SOVA
    m_bsova.SetCheck(0);
    m_bsova.EnableWindow(false);
}

void CPRMLDlg::OnSTOPSim()
{
    // TODO: Add your control notification handler code here
    progres=0;
    STOP=1;
    STOP_FLAG=1;
    m_contorOy=0;
    m_STOPSim.EnableWindow(FALSE);
    m_optiuni.EnableWindow(TRUE);
    if((m_tipCanal==CANAL_PRIV)||(m_tipCanal==CANAL_EPRIV)||(m_tipCanal==CANAL_E2PRIV)) {
        m_vizual.EnableWindow(TRUE);
        m_eyedg.EnableWindow(TRUE);
    }
    m_despre.EnableWindow(TRUE);
}

void CAboutDlg::OnDetaliiPaul()
{
    // TODO: Add your control notification handler code here
    CDetaliiPaul Paul;
    Paul.DoModal();
}

void CAboutDlg::OnDetaliiCatalin()
{
    // TODO: Add your control notification handler code here
    CDetaliiCatalin Catalin;
    Catalin.DoModal();
}

void CPRMLDlg::OnGrafic()
{
    // TODO: Add your control notification handler code here
    CGrafic *grafic;

```

```

        grafic1=TRUE;
        grafic=new CGrafic(this);
        grafic->Create(IDD_DIALOG3);
        grafic->ShowWindow(SW_SHOW);
        m_display.EnableWindow(FALSE);
    }

void CPRMLDlg::OnZgomot()
{
    // TODO: Add your control notification handler code here
    CZgomotDlg zgomot;
    zgomot.DoModal();
}

void CPRMLDlg::OnButton5()
{
    // TODO: Add your control notification handler code here
    if((int)(ShellExecute(m_hWnd, "open", "notepad.exe", "INFO.txt", NULL,
SW_SHOW))<=32)
        AfxMessageBox("Eroare la executia aplicatie notepad!");
}

void CPRMLDlg::OnRadio4()
{
    // TODO: Add your control notification handler code here
    m_vizual.EnableWindow(FALSE);
    m_eyedg.EnableWindow(FALSE);
    m_bclasic.SetCheck(0);
    m_bprag.SetCheck(0);
    m_bdfe.SetCheck(0);
    m_bpr4.SetCheck(0);
    m_bepr4.SetCheck(0);
    m_be2pr4.SetCheck(0);
    m_bviterbi.SetCheck(0);
    m_bfdts.SetCheck(0);
    m_bturbo.SetCheck(0);
    setchannel=2;
    m_tipCanal = CANAL_LDPC;
    m_tipDetector = CANAL_LDPC;
    bIsLDPC = TRUE;
    //-----SOVA
    m_bsova.SetCheck(0);
    m_bsova.EnableWindow(false);
    // m_bpr4.

    m_bviterbi.EnableWindow(false);
    m_bprag.EnableWindow(false);
    m_bfdts.EnableWindow(false);
    m_optiuniLDPC.EnableWindow(true);
    m_simulareLDPC.EnableWindow(true);
}

void CPRMLDlg::OnTurbo()
{

```

```

// TODO: Add your control notification handler code here
CString str;
m_vizual.EnableWindow(FALSE);
m_eyedg.EnableWindow(FALSE);
m_bclasic.SetCheck(0);
m_bprag.SetCheck(0);
m_bdfe.SetCheck(0);
m_bpr4.SetCheck(0);
m_bepr4.SetCheck(0);
m_be2pr4.SetCheck(0);
m_bviterbi.SetCheck(0);
m_bfdts.SetCheck(0);
setchannel=2;
m_tipCanal = CANAL_TURBO;
m_tipDetector = CANAL_TURBO;
m_bsova.EnableWindow(true);
m_bsova.SetCheck(0);
m_tipSova = 0;
m_bprag.EnableWindow(true);
m_bviterbi.EnableWindow(true);
m_optiuniLDPC.EnableWindow(false);
m_simulareLDPC.EnableWindow(false);

}

void CPRMLDlg::OnRadioViterbi()
{
    // TODO: Add your control notification handler code here
    m_bturbo.SetCheck(0);
    m_tipDetector = DETECTOR_VITERBI;
    //-----SOVA
    m_bsova.SetCheck(0);
    m_bsova.EnableWindow(false);
}

```